

Document made available under the Patent Cooperation Treaty (PCT)

International application number: PCT/JP05/005064

International filing date: 15 March 2005 (15.03.2005)

Document type: Certified copy of priority document

Document details: Country/Office: JP
Number: 2004-083664
Filing date: 22 March 2004 (22.03.2004)

Date of receipt at the International Bureau: 28 April 2005 (28.04.2005)

Remark: Priority document submitted or transmitted to the International Bureau in compliance with Rule 17.1(a) or (b)



World Intellectual Property Organization (WIPO) - Geneva, Switzerland
Organisation Mondiale de la Propriété Intellectuelle (OMPI) - Genève, Suisse

日 本 国 特 許 庁
JAPAN PATENT OFFICE

15. 3. 2005

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日
Date of Application: 2 0 0 4 年 3 月 2 2 日

出 願 番 号
Application Number: 特 願 2 0 0 4 - 0 8 3 6 6 4

パリ条約による外国への出願
に用いる優先権の主張の基礎
となる出願の国コードと出願
番号

The country code and number
of your priority application,
to be used for filing abroad
under the Paris Convention, is

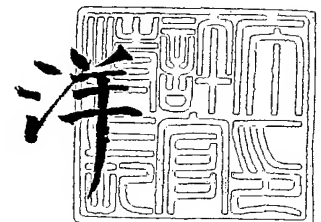
J P 2 0 0 4 - 0 8 3 6 6 4

出 願 人
Applicant(s): 株式会社半導体エネルギー研究所

2 0 0 5 年 4 月 1 5 日

特許庁長官
Commissioner,
Japan Patent Office

小 川



【書類名】 特許願
【整理番号】 P007783
【提出日】 平成16年 3月22日
【あて先】 特許庁長官 殿
【発明者】
 【住所又は居所】 神奈川県厚木市長谷 3 9 8 番地 株式会社半導体エネルギー研究
 所内
 【氏名】 鶴目 卓也
【発明者】
 【住所又は居所】 神奈川県厚木市長谷 3 9 8 番地 株式会社半導体エネルギー研究
 所内
 【氏名】 丸山 純矢
【発明者】
 【住所又は居所】 神奈川県厚木市長谷 3 9 8 番地 株式会社半導体エネルギー研究
 所内
 【氏名】 道前 芳隆
【特許出願人】
 【識別番号】 000153878
 【氏名又は名称】 株式会社半導体エネルギー研究所
 【代表者】 山崎 舜平
【手数料の表示】
 【予納台帳番号】 002543
 【納付金額】 21,000円
【提出物件の目録】
 【物件名】 特許請求の範囲 1
 【物件名】 明細書 1
 【物件名】 図面 1
 【物件名】 要約書 1

【書類名】 特許請求の範囲**【請求項 1】**

絶縁基板上に剥離層を形成し、
前記剥離層上に複数の薄膜集積回路を形成し、
前記複数の薄膜集積回路の境界に溝を形成することにより、前記剥離層を露出させ、
前記薄膜集積回路を固定した状態で、前記開口部にハロゲン化フッ素を含む気体又は液体を導入し、前記剥離層を除去することによって前記絶縁基板を剥離し、
前記薄膜集積回路を、接着面を備える第 1 の基体へ転置し、
前記接着面の接着強度より、高い接着強度を有する接着面を備える第 2 の基体へ前記薄膜集積回路を転置する
ことを特徴とする薄膜集積回路の作製方法。

【請求項 2】

請求項 1 において、
前記剥離層を形成しない領域により、前記薄膜集積回路を固定する
ことを特徴とする薄膜集積回路の作製方法。

【請求項 3】

請求項 1 において、
前記薄膜集積回路を押さえる手段により、前記薄膜集積回路を固定する
ことを特徴とする薄膜集積回路の作製方法。

【請求項 4】

絶縁基板上に剥離層を形成し、
前記剥離層上に複数の薄膜集積回路を形成し、
前記複数の薄膜集積回路の境界に溝を形成することにより、前記剥離層を露出させ、
前記開口部にハロゲン化フッ素を含む気体又は液体を導入し、前記剥離層を除去することによって前記絶縁基板を剥離し、かつ前記複数の薄膜集積回路は一体化された状態となっており、
前記薄膜集積回路を、接着面を備える第 1 の基体へ転置し、
前記接着面の接着強度より、高い接着強度を有する接着面を備える第 2 の基体へ前記薄膜集積回路を転置する
ことを特徴とする薄膜集積回路の作製方法。

【請求項 5】

請求項 4 において、
前記剥離層を形成しない領域により、前記複数の薄膜集積回路は一体化された状態となる
ことを特徴とする薄膜集積回路の作製方法。

【請求項 6】

請求項 4 において、
前記薄膜集積回路を押さえる手段により、前記複数の薄膜集積回路は一体化された状態となる
ことを特徴とする薄膜集積回路の作製方法。

【請求項 7】

請求項 3 又は 6 において、
前記薄膜集積回路を押さえる手段に設けられた第 2 の開口部から、
前記開口部へハロゲン化フッ素を含む気体又は液体を導入する
ことを特徴とする薄膜集積回路の作製方法。

【請求項 8】

請求項 1 乃至 7 のいずれかーにおいて、
前記第 1 の基体はシリコン系樹脂、又はフッ素系樹脂を有する
ことを特徴とする薄膜集積回路の作製方法。

【請求項 9】

請求項 1 乃至 8 のいずれかーにおいて、

前記溝を選択的に形成し、前記複数の薄膜集積回路間に接続領域を形成することを特徴と薄膜集積回路の作製方法。

【請求項 1 0】

請求項 1 乃至 9 のいずれか一において、

0. 2 μ m 以下の膜厚を有する半導体膜を有するように前記薄膜集積回路を形成することを特徴と薄膜集積回路の作製方法。

【請求項 1 1】

請求項 1 0 において、

レーザ照射により前記半導体膜を結晶化することを特徴と薄膜集積回路の作製方法。

【書類名】明細書

【発明の名称】薄膜集積回路の作製方法

【技術分野】

【0001】

本発明は、新たな構成を有する薄膜からなる集積回路等を剥離するための方法に関する。

【背景技術】

【0002】

従来のシリコンウェハを用いた集積回路（以下、ＩＣチップと表記する）の基板からの剥離方法が提案されている（特許文献１参照）。特許文献１によると、半導体ウェハの回路面側に保護テープを貼付し、裏面側にダイシングテープを貼付し、保護テープとともに半導体ウェハをダイシングしてチップを形成した後、ダイシングされた保護テープ上に剥離テープを貼付し、加熱によって保護テープを部分的に変形させた後、剥離テープとともにダイシングされた保護テープをチップより剥離することが記載されている。

【0003】

また、光素子チップを電子回路基板上に実装する方法として、半導体基板上にバッファ層と能動層を結晶成長し、複数の光素子を形成し、能動層をバッファ層に達するまでエッチングして分離溝を形成し、能動層の表面を保護膜で被覆して半導体基板を除去し、バッファ層の裏面を伸展性フィルムに剥離可能な接着剤で接着し、バッファ層を分離溝に沿って破断し、伸展性フィルムを引き延ばして隣接する素子間に間隙を設け、伸展性フィルムを支持治具として用い、光素子の駆動用電極を電子回路基板に融着固定する方法がある（特許文献２参照）。

【特許文献１】特開 2003-209073 号公報

【特許文献２】特開平 7-30209 号公報

【発明の開示】

【発明が解決しようとする課題】

【0004】

このように従来のＩＣチップを基板から剥離する方法は提案されているが、新たな構成を有する薄膜からなる集積回路に関する剥離方法や別基体へ写す方法、所謂転置方法の提案はされていなかった。特に薄膜からなる集積回路は、非常に薄いため移動時に飛んでしまう恐れがあり、取り扱いが難しかった。

【0005】

そこで本発明は、新たな構成を有する薄膜からなる集積回路に関する作製方法を提供することを課題とする。

【課題を解決するための手段】

【0006】

上記課題を鑑み本発明は、基体上に剥離層を介して形成された新たな構成を有する薄膜を有する集積回路（以下、薄膜集積回路と表記する）を剥離する場合、薄膜集積回路を固定した状態で当該剥離層を除去し、接着面を備える支持基体（第１の基体に相当）へ薄膜集積回路を転置し、より接着性の強い接着面を備える別基体（第２の基体に相当）へ薄膜集積回路を転置することを特徴とする。すなわち、支持基体が有する接着面の接着性の強度（接着強度）より、高い接着強度を有する接着面を備える別基体へ薄膜集積回路を転置することを特徴とする。

【0007】

本発明において、薄膜集積回路を固定する手段と接着面を備える支持基体とは兼ねることもできる。

【0008】

具体的な本発明は、薄膜集積回路を固定する手段として、剥離層を形成しない領域を設けることを特徴とする。その結果、薄膜集積回路が一体化された状態となっており、移動時や反応室の圧力制御時に薄膜集積回路が飛ぶことがない。その後、接着面を備える支持基体に薄膜集積回路を転置し、別基体へ薄膜集積回路を転置する。このとき、支持基体が有

する接着性は、別基体が有する接着性より低いことを特徴とする。その結果、薄膜集積回路が飛ぶことなく、多数の薄膜集積回路を一度に別基体へ転置することができ量産性を向上させることができる。

【0009】

また別の本発明は、薄膜集積回路を固定する手段として、薄膜集積回路を押さえる手段を用いることを特徴とし、この状態で剥離層を除去する。押さえる手段としては、接着面を備える支持基体であればよく、例えばシリコンゴムを用いることができる。その結果、薄膜集積回路は一体化された状態を維持できるため、移動時や反応室の圧力制御時に薄膜集積回路が飛ぶことがない。その後、別基体へ薄膜集積回路を転置する。このとき、支持基体が有する接着性は、別基体が有する接着性より低いことを特徴とする。すなわち、支持基体の接着強度より高い接着強度を有する別基体へ薄膜集積回路を転置することを特徴とする。その結果、薄膜集積回路が飛ぶことなく、多数の薄膜集積回路を一度に別基体へ転置することができ量産性を向上させることができる。

【0010】

別基体は、フレキシブル基板や保護フィルム等の薄膜基体であるとよい。また通信手段、又は電源供給手段としてのアンテナが形成された基体であってもよい。

【発明の効果】

【0011】

本発明により、移動時や反応室の圧力制御時に薄膜集積回路が飛ぶことがなく、多数の薄膜集積回路を一度に別基体へ転置することができる。その結果、生産性を向上させることができる。

【0012】

また本発明のIDFチップは、シリコンウェハから形成されたチップと比較して非常に薄型となるため、物品へ実装してもデザイン性を低下させることがない。このような薄膜、軽量、フレキシブル性の高いIDFチップは、シリコンウェハから形成されるチップと比較して、破損しにくい。

【0013】

さらに本発明のIDFチップは絶縁基板上に形成するため、円形のシリコンウェハから形成されたチップと比較して、母体基板形状に制約がない。そのため、IDFチップの生産性を高め、大量生産を行なうことができる。その結果、IDFチップのコストの削減が期待できる。単価が非常に低いIDFチップは、単価コストの削減により非常に大きな利益を生むことができる。

【発明を実施するための最良の形態】

【0014】

以下に、本発明の実施の形態を図面に基づいて説明する。但し、本発明は多くの異なる態様で実施することが可能であり、本発明の趣旨及びその範囲から逸脱することなくその形態及び詳細を様々に変更し得ることは当業者であれば容易に理解される。従って、本実施の形態の記載内容に限定して解釈されるものではない。なお、実施の形態を説明するための全図において、同一部分又は同様な機能を有する部分には同一の符号を付し、その繰り返しの説明は省略する。

【0015】

(実施の形態1)

本実施の形態では、薄膜集積回路を固定する手段として剥離層を形成しない領域を設ける方法を用いた、薄膜集積回路の作製方法について説明する。

【0016】

図1(A)に示すように、絶縁基板100に、剥離層102、半導体膜を能動領域として有する薄膜トランジスタ(TFTとも表記する)層103を順次形成し、薄膜集積回路101を複数形成する。また図1(B)は図1(A)のa-bの断面図、図1(C)は図1(A)のc-dの断面図を示す。

【0017】

絶縁基板としては、バリウムホウケイ酸ガラスや、アルミノホウケイ酸ガラスなどのガラス基板、石英基板等が挙げられる。またその他の絶縁表面を有する基板としては、ポリエチレン-テレフタレート (PET)、ポリエチレンナフタレート (PEN)、ポリエーテルサルホン (PES) に代表されるプラスチックや、アクリル等の可撓性を有する合成樹脂からなる基板がある。また、ステンレスなどの金属または半導体基板などの表面に酸化珪素や窒化珪素などの絶縁膜を形成した基板なども用いることができる。このような絶縁基板は、円形のシリコンウェハからチップを取り出す場合と比較して、母体基板形状に制約がなく、薄膜集積回路の低コスト化を達成することができる。

【0018】

剥離層としては、珪素を有すればよく、その構造は、非晶質半導体、非晶質状態と結晶状態とが混在したセミアモルファス半導体 (SASとも表記する)、及び結晶性半導体のいずれでもよい。なおSASは、非晶質半導体中に0.5 nm~20 nmの結晶粒を観察することができる微結晶半導体が含まれる。これらの剥離層は、スパッタリング法、又はプラズマCVD法等によって形成することができる。また剥離層は、30 nm~1 μmの膜厚とすればよく、剥離層の成膜装置の薄膜形成限界が許容すれば、30 nm以下とすることも可能である。

【0019】

また剥離層には、リンやボロン等の元素を添加してもよい。さらに加熱等により当該元素を活性化させてもよい。元素を添加することにより、剥離層の反応速度、つまりエッチングレートを改善することができる。

【0020】

本実施の形態では、剥離層に30 nm~1 μm、好ましくは30 nm~50 nmの膜厚を有するSASを用いるが、上述したその他の材料を用いても構わない。

【0021】

このとき剥離層を選択的に形成する。例えば、絶縁基板の周囲に形成しないようにする。剥離層が形成されない領域104により、剥離層除去後であっても、TF T層がばらばらになることがない。すなわちTF T層が一体化されている。選択的に剥離層を形成する手段として、絶縁基板の周囲を覆うようにマスクを配置して剥離層を形成したり、絶縁基板全面に剥離層を形成した後、絶縁基板の周囲のみエッチングする方法がある。

【0022】

なおTF T層は、下地絶縁膜、所望の形状にパターンニングされた半導体膜124、ゲート絶縁膜として機能する絶縁膜 (以下、ゲート絶縁膜) 125を介して設けられたゲート電極として機能する導電膜 (以下、ゲート電極と表記する) 126を有する薄膜トランジスタ128n、128pを有する。半導体膜は、0.2 μm以下、代表的には40 nm~170 nm、好ましくは50 nm~150 nmの膜厚とする。また半導体膜はチャネル形成領域、及び不純物領域 (ソース領域、ドレイン領域、GOLD () 領域、LDD領域を含む) を有し、添加される不純物元素の導電型によりnチャネル型薄膜トランジスタ128n、又はpチャネル型薄膜トランジスタ128pと区別することができる。なお薄膜トランジスタの構造は、シングルドレイン構造、GOLD (Gate-drain Overlapped LDD) 構造、及びLDD (Lightly Doped Drain) 構造のいずれでもよい。またチャネル形成領域が微細化するにつれ短チャネル効果を防止するためには、ゲート電極の側面に絶縁物を形成し、当該絶縁物下方に低濃度不純物領域が形成される、所謂サイドウォール構造を有すると好ましい。そして各不純物領域と接続するように形成された配線130を有する。

【0023】

またTF T層がエッチングされないために、剥離層上に形成される下地絶縁膜は、酸化珪素 (SiO_x)、窒化珪素 (SiN_x)、酸化窒化珪素 (SiO_xN_y) (x>y)、窒化酸化珪素 (SiN_xO_y) (x>y) (x, y=1, 2, ...) 等の酸素、又は窒素を有する絶縁膜の単層構造、又はこれらの積層構造を有するとよい。これはエッチングガスに対し、剥離層との十分な選択比がとれるためである。

【0024】

そのため、下地絶縁膜は、積層構造を有してもよく、本実施の形態では第1の絶縁膜121、第2の絶縁膜122、第3の絶縁膜123を有する。例えば第1の絶縁膜として酸化珪素膜、第2の絶縁膜として酸化窒化珪素膜、第3の絶縁膜として酸化珪素膜を用いる。これは、絶縁基板等からの不純物拡散を考えると、酸化窒化珪素膜を用いると好ましいが、当該酸化窒化珪素膜は剥離層、及び半導体膜との密着性が低いことが懸念される。そこで、剥離層、半導体膜、及び酸化窒化珪素膜との密着性の高い酸化珪素膜を設けている。

【0025】

半導体膜124は、非晶質半導体、非晶質状態と結晶状態とが混在したSAS、非晶質半導体中に0.5nm~20nmの結晶粒を観察することができる微結晶半導体、及び結晶性半導体から選ばれたいずれの状態を有してもよい。

【0026】

本実施の形態では、非晶質半導体膜を形成し、加熱処理により結晶化された結晶性半導体膜を形成する。加熱処理とは、加熱炉、レーザー照射、若しくはレーザー光の代わりにランプから発する光の照射（以下、ランプアニールと表記する）、又はそれらを組み合わせて用いることができる。

【0027】

レーザー照射を用いる場合、連続発振型のレーザービーム（CWレーザービーム）やパルス発振型のレーザービーム（パルスレーザービーム）を用いることができる。レーザービームとしては、Arレーザー、Krレーザー、エキシマレーザー、YAGレーザー、Y₂O₃レーザー、YVO₄レーザー、YLFレーザー、Y₂AlO₅レーザー、ガラスレーザー、ルビーレーザー、アレキサンドライドレーザー、Ti:サファイヤレーザー、銅蒸気レーザーまたは金蒸気レーザーのうち一種または複数種から発振されるものを用いることができる。このようなレーザービームの基本波、及び当該基本波の第2高調波から第4高調波のレーザービームを照射することで、大粒径の結晶を得ることができる。例えば、Nd:YVO₄レーザー（基本波1064nm）の第2高調波（532nm）や第3高調波（355nm）を用いることができる。このときレーザーのエネルギー密度は0.01~100MW/cm²程度（好ましくは0.1~10MW/cm²）が必要である。そして、走査速度を10~2000cm/sec程度として照射する。

【0028】

このとき例えば図14（A）に示すような光学系を用い、CWレーザー装置を用いて結晶化を行なう。まず、レーザー発振器290から射出されるCWレーザービームが光学系291により長く引き延ばされ、線状に加工される。具体的には、レーザービームが、光学系291が有するシリンドリカルレンズや凸レンズを通過すると線状に加工することができる。このときビームスポットの長軸の長さが、200~350μmとなるように加工するとよい。

【0029】

その後、線状に加工されたレーザービームは、ガルバノミラー293と、fθレンズ294とを介して半導体膜124へ入射する。このとき線状レーザーは、半導体膜上に所定の大きさのレーザースポット282を形成するように調整されている。またfθレンズ294により、ガルバノミラーの角度によらず、被照射物表面において、レーザースポット282の形状を一定とすることができる。

【0030】

このときガルバノミラーの振動を制御する装置（制御装置）296により振動する、つまりガルバノミラーの角度が変化するようになっており、レーザースポット282は、一方（例えば、図中のX軸方向）に移動する。例えばガルバノミラーが半周期振動すると、レーザービームが半導体膜上のX軸方向に一定距離移動するように調節されている（往路）。

【0031】

その後、半導体膜124はXYステージ295によりY軸方向へ移動する。そして同様に、ガルバノミラーにより、レーザースポットが半導体膜上のX軸方向に移動する（復路）。このようなレーザービームの往復運動を用いて、経路283をレーザースポットが移動し、

レーザ照射が行われる。

【0032】

このとき図14 (B) に示すように、薄膜トランジスタのキャリアの移動方向281と、レーザビームのX軸への移動方向(走査方向)とが沿うようにレーザ照射を行なう。例えば図14 (B) に示す形状を有する半導体膜124の場合、レーザビームのX軸への移動方向(走査方向)と平行となるように、半導体膜に形成されるソース領域124 (s)、チャネル形成領域124 (c)、ドレイン領域124 (d) を配置する。その結果、キャリアが横切る粒界を少なくする又はなくすることができるため、薄膜トランジスタの移動度を高めることができる。

【0033】

またさらにレーザビームの入射角 θ を、半導体膜に対して $0 < \theta < 90$ 度となるようにしてもよい。その結果、レーザビームの干渉を防止することができる。

【0034】

なお連続発振の基本波のレーザビームと連続発振の高調波のレーザビームとを照射するようにしてもよいし、連続発振の基本波のレーザビームとパルス発振の高調波のレーザビームとを照射するようにしてもよい。複数のレーザビームを照射することにより、エネルギーを補うことができる。

【0035】

またパルス発振型のレーザビームであって、半導体膜がレーザ光によって熔融してから固化するまでに、次のパルスのレーザ光を照射できるような発振周波数でレーザを発振させるレーザビームを用いることもできる。このような周波数でレーザビームを発振させることで、走査方向に向かって連続的に成長した結晶粒を得ることができる。具体的なレーザビームの発振周波数は10MHz以上であって、通常用いられている数十Hz～数百Hzの周波数帯よりも著しく高い周波数帯を使用する。

【0036】

なお、希ガスや窒素などの不活性ガス雰囲気中でレーザビームを照射するようにしてもよい。これにより、レーザビームの照射による半導体表面の荒れを抑えたり、平坦性を高めることができ、界面準位密度のばらつきによって生じる閾値のばらつきを抑えることができる。

【0037】

またSiH₄とF₂、又はSiH₄とH₂を用いて微結晶半導体膜を形成し、その後上記のようなレーザ照射をおこなって結晶化してもよい。

【0038】

その他の加熱処理として、加熱炉を用いる場合、非晶質半導体膜を500～550℃で2～20時間かけて加熱する。このとき、徐々に高温となるように温度を500～550℃の範囲で多段階に設定するとよい。最初の低温加熱工程により、非晶質半導体膜の水素等が出てくるため、結晶化の際の膜荒れを低減する、所謂水素だしを行なうことができる。さらに、結晶化を促進させる金属元素、例えばNiを非晶質半導体膜上に形成すると、加熱温度を低減することができ好ましい。このような金属元素を用いた結晶化であっても、600～950℃に加熱しても構わない。

【0039】

但し、金属元素を形成する場合、半導体素子の電気特性に悪影響を及ぼすことが懸念されるので、該金属元素を低減又は除去するためのゲッタリング工程を施す必要が生じる。例えば、非晶質半導体膜をゲッタリングシンクとして金属元素を捕獲するよう工程を行えばよい。

【0040】

また直接被形成面に、結晶性半導体膜を形成してもよい。この場合、GeF₄、又はF₂等のフッ素系ガスと、SiH₄、又はSi₂H₆等のシラン系ガスとを用い、熱又はプラズマを利用して直接被形成面に、結晶性半導体膜を形成することができる。このように直接結晶性半導体膜を形成する場合であって、高温処理が必要となるときは、耐熱性の高い石英

基板を用いるとよい。

【0041】

このような半導体膜を加熱する工程により、剥離層へ加熱の影響があると考えられる。例えば、炉を用いた加熱処理を行なう場合や、532 nmの波長を用いてレーザ照射を行なう場合、剥離層までエネルギーが到達することがある。その結果、剥離層も結晶化されることがある。このような剥離層の結晶化状態によっても、反応速度を改善することができる。

【0042】

一方、効率よく半導体膜を結晶化するため、剥離層へレーザによるエネルギーを到達させないように、下地絶縁膜の構造を選択することもできる。例えば、下地絶縁膜の材料、膜厚、積層順を選択する。

【0043】

以上に示したいずれかの手段により形成される半導体膜は、シリコンウェハから形成されるチップと比べて多くの水素を有する。具体的には、水素を $1 \times 10^{19} \sim 1 \times 10^{22} / \text{cm}^3$ 、好ましくは $1 \times 10^{19} \sim 5 \times 10^{20} / \text{cm}^3$ 有するように形成することができる。この水素により、半導体膜中の欠陥を緩和する、所謂欠陥のターミネート効果を奏することができる。加えて水素により、薄膜集積回路の柔軟性を高めることができる。

【0044】

さらに、パターンニングされた半導体膜が薄膜集積回路において占める面積の割合を、1～30%とすることで、曲げ応力による薄膜トランジスタの破壊や剥がれを防止することができる。

【0045】

このような半導体膜を有する薄膜トランジスタのサブシュレッド係数(S値)は、0.35 V/d e c以下、好ましくは0.25～0.09 V/d e cとなる。また当該薄膜トランジスタの移動度は、 $10 \text{ cm}^2 / \text{Vs}$ 以上となる。

【0046】

このようなTFETを用いて19段リングオシレータを構成した場合において、電源電圧3～5 Vにおいて、その発振周波数は1 MHz以上、好ましくは100 MHz以上 特性を有する。電源電圧3～5 Vにおいて、インバータ1段あたりの遅延時間は26 ns、好ましくは0.26 ns以下を有する。

【0047】

このように薄膜集積回路は、非常に薄い半導体膜を能動領域として有しているため、シリコンウェハから形成されるICチップと比較して、薄型化を達成することができる。具体的な薄膜集積回路の厚みは0.3 μm ～3 μm 、代表的には2 μm 程度となる。

【0048】

以上の構造によりTFETとしての機能を奏することは可能であるが、好ましくは第1の層間絶縁膜127、第2の層間絶縁膜129を形成するとよい。第1の層間絶縁膜からの水素により、半導体膜のレーザダメージ、欠陥等を補修することができる。すなわち水素による欠陥のターミネーション効果を得ることができる。このような第1の層間絶縁膜としては、酸化珪素(SiO_x)、窒化珪素(SiN_x)、酸化窒化珪素(SiO_xN_y) ($x > y$)、窒化酸化珪素(SiN_xO_y) ($x > y$) ($x, y = 1, 2 \dots$)等の酸素、又は窒素を有する絶縁膜を用いることができる。

【0049】

また第2の層間絶縁膜により平坦性を高めることができる。このような第2の層間絶縁膜は、有機材料や無機材料を用いることができる。有機材料としては、ポリイミド、アクリル、ポリアミド、ポリイミドアミド、レジスト又はベンゾシクロブテン、シロキサン、ポリシラザンを用いることができる。シロキサンとは、珪素(Si)と酸素(O)との結合で骨格構造が構成され、置換基に少なくとも水素を含む、又は置換基にフッ素、アルキル基、又は芳香族炭化水素のうち少なくとも1種を有するポリマー材料、を出発原料として形成される。またポリシラザンとは、珪素(Si)と窒素(N)の結合を有するポリマー

材料、所謂ポリシラザンを含む液体材料を出発原料として形成される。無機材料としては、酸化珪素 (SiO_x)、窒化珪素 (SiN_x)、酸化窒化珪素 (SiO_xN_y) ($x > y$)、窒化酸化珪素 (SiN_xO_y) ($x > y$) ($x, y = 1, 2 \dots$) 等の酸素、又は窒素を有する絶縁膜を用いることができる。また、第2の層間絶縁膜として、これら絶縁膜の積層構造を用いてもよい。例えば有機材料を用いて第2の層間絶縁膜を形成すると、平坦性は高まるが、水分や酸素が吸収されやすい状態となってしまう。これを防止するため、有機材料上に、無機材料を有する絶縁膜を形成するとよい。無機材料に、窒素を有する絶縁膜を用いると、水分に加えてNa等のアルカリイオンの侵入を防ぐことができる。

【0050】

更に好ましくは、配線130を覆うように第4の絶縁膜131を設けるとよい。薄膜集積回路が実装される物品は、手で触ることが多いため、Na等のアルカリイオンの拡散が懸念される。そのため、薄膜集積回路の最上面に第4の絶縁膜を形成するとよい。第4の絶縁膜としては、酸化珪素 (SiO_x)、窒化珪素 (SiN_x)、酸化窒化珪素 (SiO_xN_y) ($x > y$)、窒化酸化珪素 (SiN_xO_y) ($x > y$) ($x, y = 1, 2 \dots$) 等の酸素、又は窒素を有する絶縁膜を用いることができるが、代表的には窒化酸化珪素 (SiN_xO_y) を用いるとよい。

【0051】

その後、薄膜集積回路101間に溝105を形成する。溝は、ダイシング、スクライビング又はマスクを利用したエッチング等によって行なうことができる。溝の形状は、円状（所謂穴に相当）、矩形状（所謂スリットに相当）等とすることができる。ダイシングの場合には、ダイシング装置（ダイサー；dicer）を用いるブレードダイシング法が一般的である。ブレード (blade) とは、ダイヤモンド砥粒を埋め込んだ砥石で、その幅は約30～50 μm であり、このブレードを高速回転させることにより、TF T層を分離する。また、スクライビングの場合には、ダイヤモンドスクライビング法とレーザスクライビング法等がある。また、エッチングの場合には、露光、現像工程によりマスクパターンを形成し、ドライエッチング、ウェットエッチング等によりTF T層を分離することができる。ドライエッチングにおいては、大気圧プラズマ法を用いてもよい。このようにして薄膜集積回路101間に、溝を形成することができる。

【0052】

なお溝は必ずしも、各薄膜集積回路間に形成する必要はなく、複数の薄膜集積回路が形成される領域間に形成してもよい。

【0053】

また図5に示すように、TF T層103中に開口部108を形成してもよい。このとき開口部は、チャネル形成領域となる導体膜が設けられている領域以外に形成する必要がある。このような開口部を溝と合わせて使用することにより、溝105の大きさや数を調節したり、剥離層の除去に要する時間を短縮することができる。開口部の円状（所謂穴に相当）、矩形状（所謂スリットに相当）等であればよく、形状や数は、図5に示すものに限定されない。

【0054】

また薄膜集積回路101の境界に溝105を選択的に形成すると、薄膜集積回路間の溝以外の領域には絶縁膜、又は導電膜等が残留する。このような薄膜集積回路間に残留した絶縁膜、又は導電膜等を接続領域106と表記する。なお接続領域は、薄膜集積回路がばらばらとならず一体となるようにつなぎ止める機能を有すればよく、絶縁膜、及び導電膜のいずれを有してもよく、さらに単層構造でも、積層構造でもよい。

【0055】

また薄膜集積回路101は、剥離層102が形成されていない領域104で、絶縁基板100に固定されている。そのため、薄膜集積回路101は、絶縁基板100と離れることがない。

【0056】

この状態で、図2に示すように剥離層を除去する。また図2(A)は上面図、図2(B)は図2(A)のa-bの断面図、図2(C)は図2(A)のc-dの断面図を示す。

【0057】

まず、剥離層を除去するエッチング剤115を導入する。エッチング剤としては、ハロゲン化フッ素を含む気体又は液体を使用することができる。例えばハロゲン化フッ素として ClF_3 （三フッ化塩素）を使用することができる。なお、 ClF_3 は、塩素を 200°C 以上でフッ素と反応させることにより、 $\text{Cl}_2(\text{g}) + 3\text{F}_2(\text{g}) \rightarrow 2\text{ClF}_3(\text{g})$ の過程を経て生成することができる。また ClF_3 は、反応空間の温度によっては液体の場合もあり（沸点 11.75°C ）、その際にはハロゲン化フッ素を含む液体としてウェットエッチングを採用することもできる。その他のハロゲン化フッ素を含む気体として、 ClF_3 等に窒素を混合したガスを用いてもよい。

【0058】

また、剥離層をエッチングし、下地絶縁膜をエッチングしないようなエッチング剤であれば、 ClF_3 に限定されるものでなく、またハロゲン化フッ素に限定されるものでもない。例えば、 CF_4 、 SF_6 、 NF_3 、 F_2 等のフッ素を含む気体をプラズマ化して用いることもできる。その他のエッチング剤として、テトラメチルアンモニウムヒドロキシド（TMAH）のような強アルカリ溶液を用いてもよい。

【0059】

さらに、 ClF_3 等のハロゲン化フッ素を含む気体によって化学的に除去する場合、選択的にエッチングされる材料を剥離層として用い、エッチングされない材料を下地膜として用いるという条件に従うならば、剥離層及び下地絶縁膜の組合せは、上記材料に限定されるものではない。

【0060】

本実施の形態では、図15に示すような複数の基板を一度に処理することのできる減圧CVD装置を用い、エッチング剤： ClF_3 （三フッ化塩素）ガス、温度： 350°C 、流量： 300 sccm 、気圧： 6 Torr 、時間： 3 h の条件で剥離層を除去することができるが、この条件に限定されるものではない。このような、減圧CVD装置により、薄膜集積回路の生産性を高めることができる。

【0061】

また図15に示す減圧CVD装置は、複数の絶縁基板100を処理することができるようなベルジャー89を有する。そして、ガス導入管より ClF_3 115が導入され、排気管92より不要なガスが排気される。このとき、接続領域106や、剥離層が形成されない領域104により薄膜集積回路は一体化されているため、排気管へ吸い込まれる恐れがない。

【0062】

さらに減圧CVD装置の側面には加熱手段、例えばヒータ91を設けてもよい。加熱手段により処理温度を $100^\circ\text{C} \sim 300^\circ\text{C}$ とすると剥離層とエッチング剤の反応速度を高めることができる。その結果、エッチング剤の使用量を少なくすることができ、処理時間を短縮することもできる。

【0063】

このようなエッチング剤の導入により、剥離層を徐々に後退させて、除去することができる。

【0064】

エッチング剤の導入時、TF_T層103がエッチングされないようにエッチング剤、ガス流量、温度等を設定する。本実施の形態で用いる ClF_3 は、珪素を選択的にエッチングする特性があるため、剥離層を選択的に除去することができる。さらにTF_T層103がエッチングされないように、下地絶縁膜には酸素、又は窒素を有する絶縁膜を用いると好ましい。これら剥離層と、下地絶縁膜との反応速度の差、つまり選択比が高いため、薄膜集積回路を保護しつつ、剥離層を容易に除去することができる。本実施例では、TF_T層103の上下に設けられた酸化窒化珪素等、側面に露出する層間絶縁膜、ゲート絶縁膜、

配線等の端部により、TF T層がエッチング剤と反応することを防止できる。

【0065】

剥離層を除去後の工程を図3及び図4を用いて説明する。図3(A)に示すように、剥離層を除去する。次いで図3(B)に示すように、薄膜集積回路101に対して接着面を備える手段140を貼り付ける。接着面を備える手段としては、シリコンゴム、パーフロロエラストマー、フルオンアプラス、テフロン(登録商標)ゴム等を使用することができる。特に、パーフロロエラストマー、フルオンアプラスは、耐熱性、耐薬品性の高く好ましい。

【0066】

その後、図3(C)に示すように、絶縁基板100を剥離する。このとき、接着面を備える手段140の接着強度は、剥離層が形成されない領域104の接着強度より高くなるように設定する。また薄膜集積回路同士は、接続領域106により接続されている。

【0067】

また、剥離された絶縁基板100は再利用することができる。その結果、薄膜集積回路の低コスト化を達成することができる。再利用する場合、溝105を形成するためのダイシングやスクライビング等において、絶縁基板100に傷が生成されないように制御するのが望ましい。しかし、傷が生成された場合であっても、有機樹脂や無機膜を塗布法や液滴吐出法によって形成し、平坦化処理を行なうことができる。なお液滴吐出法とは、導電膜や絶縁膜などの材料が混入された組成物の液滴(ドットとも表記する)を選択的に吐出(噴出)する方法であり、その方式によっては、インクジェット法とも呼ばれる。

【0068】

次いで図4(A)に示すように、接着剤141を用いて、薄膜集積回路を別基体142へ接着することができる。別基体142は、可撓性を有するフレキシブル基板が好ましい。フレキシブル基板には、ポリエチレン-テレフタレート(PET)、ポリエチレンナフタレート(PEN)、ポリエーテルサルフォン(PES)に代表されるプラスチックや、アクリル等の可撓性を有する合成樹脂からなる基板を用いることができる。

【0069】

接着剤141としては、熱硬化樹脂、紫外線硬化樹脂、エポキシ樹脂系接着剤、樹脂添加剤等の接着剤又は両面テープ等を用いることができる。

【0070】

フレキシブル基板へ移し替える結果、薄膜集積回路の柔軟性が向上し、破壊強度を高めることができる。また絶縁基板上に形成された薄膜集積回路と比べて、軽量化、薄型化を達成でき、可撓性を高めることができる。

【0071】

別基体142は、実装する物品の表面であってもよい。すなわち薄膜集積回路101は、絶縁基板100を有さない状態で完成することができ、物品へ実装することができる。そのため、薄膜集積回路の薄膜化、及び実装する物品に実装した状態の薄膜化、及び軽量化を達成することができる。

【0072】

そして図4(B)に示すように、接着面を備える手段140を除去する。そのため、接着面を備える手段140の接着強度は、接着剤141の接着強度より低くなるように設定する。

【0073】

最後に図4(C)に示すように、薄膜集積回路をダイシング、スクライビング、又はレーザカット法により切断する。例えば、ガラス基板に吸収されるレーザ、例えばCO₂レーザを使用して切断することができる。

【0074】

また薄膜集積回路の側面等の周囲に、エポキシ樹脂等の有機樹脂を充填してもよい。その結果、薄膜集積回路は外部から保護され、持ち運びしやすい形態となる。

【0075】

このように切断される薄膜集積回路は、5 mm 四方 (25 mm^2) 以下、好ましくは 0.3 mm 四方 (0.09 mm^2) ~ 4 mm 四方 (16 mm^2) とすることができる。

【0076】

このような絶縁基板に薄膜集積回路を形成する場合、円形のシリコンウェハからチップを取り出すシリコンウェハで作製されたチップと比較して、母体基板形状に制約がない。そのため、薄膜集積回路の生産性を高め、大量生産を行なうことができる。さらに絶縁基板を再利用することができるため、コストを削減することができる。

【0077】

また本発明の薄膜集積回路は、シリコンウェハからなるチップと異なり、0.2 μm 以下、代表的には 40 nm ~ 170 nm、好ましくは 50 nm ~ 150 nm の膜厚の半導体膜を能動領域として有し、非常に薄型となることを特徴とする。その結果、物品へ実装しても、薄膜集積回路の存在が認識しづらく、改ざん防止につながる。

【0078】

このような薄型の薄膜集積回路の強度を高める場合、フレキシブル基板に移し替える方法をとることもできるため、シリコンウェハから形成されるチップと比較して破損しにくい特徴を有する。

【0079】

また本発明の薄膜集積回路は、シリコンウェハから形成されるチップと比較して、電波吸収の心配がなく、高感度な信号の受信を行なうことができる。

【0080】

さらに本発明の薄膜集積回路は、シリコンウェハを有さないため、透光性を有することができる。その結果、実装物品の印字面に実装しても、デザイン性を損ねることがない。

【0081】

本発明の薄膜集積回路は、アンテナにより電力、又は信号を得ることができる。このアンテナは、薄膜集積回路上に直接形成することができる。また薄膜集積回路と、別途基板に形成されたアンテナとを張り合わせることもできる。

【0082】

また詳しく述べると、薄膜集積回路を有するチップ (IDF チップ) は、アンテナが実装されている非接触型 IDF チップ (無線タグとも呼ばれる)、アンテナは実装せずに外部電源と接続する端子を形成した接触型 IDF チップ、非接触型及び接触型とを混在したハイブリッド型 IDF チップがある。本実施の形態で示した薄膜集積回路は、非接触型 IDF チップ、接触型 IDF チップ、及びハイブリッド型 IDF チップのいずれにも適応することができる。

【0083】

すなわち本発明の薄膜集積回路は、非接触型 IDF チップ、接触型 IDF チップ、及びハイブリッド型 IDF チップのいずれにおいても、ばらばらに分離することを防止できる効果を奏する。

【0084】

さらに本発明の薄膜集積回路は絶縁基板上に形成するため、円形のシリコンウェハから形成されたチップと比較して、母体基板形状に制約がない。そのため、薄膜集積回路の生産性を高め、大量生産を行なうことができる。その結果、薄膜集積回路のコストの削減が期待できる。単価が非常に低い薄膜集積回路は、単価コストの削減により非常に大きな利益を生むことができる。

【0085】

例えば、直径 12 インチのシリコンウェハを用いた場合と、 $7300 \times 9200 \text{ mm}^2$ のガラス基板を用いた場合とで取り数等を比較する。前者のシリコンウェハの面積は約 73000 mm^2 であるが、後者のガラス基板の面積は約 672000 mm^2 であり、ガラス基板はシリコンウェハの約 9.2 倍に相当する。後者のガラス基板の面積は約 672000 mm^2 では、基板の分断により消費される面積を無視すると、1 mm 四方の薄膜集積回路が約 672000 個形成できる計算になり、該個数はシリコンウェハの約 9.2 倍の数に

相当する。そして薄膜集積回路の量産化を行なうための設備投資は、 $7300 \times 9200 \text{ mm}^2$ のガラス基板を用いた場合の方が直径 12 インチのシリコンウェハを用いた場合よりも工程数が少なく済むため、額を 3 分の 1 で済ませることができる。

【0086】

(実施の形態 2)

本実施の形態では、実施の形態 1 に示した薄膜集積回路の製造装置の例を示す。

【0087】

図 6 には、送り出し用キャリア 201、送り出し用エレベータ 202、ベルトコンベア 203、転置用ローラー 204、フィルムの送り出し用ロール 205、取り出し用キャリア 206、取り出し用エレベータ 207、ローラー 208a、208b、208c、208d、動作評価用装置 209、フィルム送り出し用ロール 210、アライメント装置 211、巻き取り用ロール 212 を示す。なおフィルムの送り出し用ロール 205 からは、薄膜集積回路の上面に対して接着面を備えるもの、所謂テープが送り出される。

【0088】

図 2 に示したように、剥離層が除去された薄膜集積回路は、送り出し用キャリア 201 から搬送され、ベルトコンベア 203 上に配置される。すると、接着面を備える支持基体に相当する転置用ローラー 204 に、接続領域 106 により接続されている薄膜集積回路が転置される。このような転置用ローラー 204 は、シリコン系樹脂、又はフッ素系樹脂により形成することができる。具体的には、シリコンゴム、パーフロロエラストマー、フルオンアプラス、テフロン（登録商標）ゴム等により形成することができる。特に、パーフロロエラストマー、フルオンアプラスは、耐熱性、耐薬品性の高く好ましい。

【0089】

このとき、転置用ローラー 204 の接着強度は、剥離層が形成されない領域 104 の接着強度より高くなるように設定するため、薄膜集積回路のみを転置し、絶縁基板 100 はそのままベルトコンベア 203 により移動する。そして絶縁基板を回収し、再利用することができる。すなわち図 3 (B) 及び (C)、図 4 (A) 及び (B) に示した工程を、転置用ローラー 204 により効率よく行なうことができる。

【0090】

その後フィルムの送り出し用ロール 205 から、接着面を備えるフィルム、例えばスコッチテープ、タックウェルテープ（極薄片面テープ）、ダブルタックテープ（極薄両面テープ）を極薄フィルムへ張り合わせたもの等が送り出される。これらのフィルムは、エッチングガスに対する耐性を有し、熱耐性が強いことが望まれる。そして、ローラー 208a により、転置された薄膜集積回路に接着面を備えるフィルムを張り合わせることもできる。

【0091】

なお接着面を備えるフィルムには、アンテナが形成されていてもよい。その場合、ローラー 208a の近傍にアライメント装置を設けるとよい。またアンテナの間隔と、薄膜集積回路の間隔が異なる場合、伸展性フィルムにアンテナを形成し、フィルムを引っ張りながらアンテナと薄膜集積回路を張り合わせてもよい。

【0092】

フィルムが張り合わされた薄膜集積回路は、ローラー 208b 等により、動作評価用装置 209 を通過する。このとき薄膜集積回路の動作を確認することができる。例えば、動作評価用装置としてリーダ\ライタ装置を用い、アンテナが実装された薄膜集積回路が搬送されてくると、所定の信号を記録し、当該信号を返信するか否かによって動作を確認することができる。

【0093】

このとき例えば、 $7300 \times 9200 \text{ mm}^2$ のガラス基板を用いて薄膜集積回路を形成すると、 1 mm 四方の ID タグが約 672000 個作製することができるため、動作確認は、ランダムに選択された薄膜集積回路に対して行なう。

【0094】

その後、保護フィルム送り出し用ロール 210 より、保護膜として機能するフィルム（保護フィルム）、例えばラミネート加工用フィルム、スコッチテープ、タックウェルテープ（極薄片面テープ）、ダブルタックテープ（極薄両面テープ）を極薄フィルムへ張り合わせたもの等が送り出される。これらの保護フィルムは、エッチングガスに対する耐性を有し、熱耐性が強いことが望まれる。そしてアライメント装置 211、例えば CCD カメラにより、張り合わせのアライメントを制御し、薄膜集積回路に保護フィルムを張り合わせる。

【0095】

最後に、巻き取り用ロール 212 に完成した薄膜集積回路が巻き取られる。

【0096】

その後、図 4 (C) に示したように、物品へ実装するときに薄膜集積回路を切断する。そのため、巻き取り用ロール 212 に巻き取られた状態で薄膜集積回路の移動、又は取引を行なうことができる。その結果、5 mm 四方 (25 mm^2) 以下、好ましくは 0.3 mm 四方 (0.09 mm^2) ~ 4 mm 四方 (16 mm^2) と、非常に微少な薄膜集積回路がばらばらに分離することなく、簡便な作製、移動、又は取引を行なうことができる。

【0097】

(実施の形態 3)

本実施の形態では、薄膜集積回路を固定する手段として薄膜集積回路を押さえる手段を用いた、薄膜集積回路の作製方法について説明する。また薄膜集積回路等、実施の形態 1 と同様な構成に関する説明は省略し、異なる構成について説明する。

【0098】

図 7 (A) に示すように、実施の形態 1 と同様に、絶縁基板 100 に、剥離層 102、半導体膜を能動領域として有する TFT 層 103 を順次形成し、薄膜集積回路 101 を複数形成する。また図 7 (B) は図 7 (A) の a-b の断面図、図 7 (C) は図 7 (A) の c-d の断面図を示す。

【0099】

このとき、実施の形態 1 と異なり、剥離層が形成されない領域は設けない。すなわち、絶縁基板 100 全面に、剥離層 102 を形成する。従って、接続領域 106 を大きくとることができる。

【0100】

TFT 層形成後、実施の形態 1 と同様に溝 105 を形成する。

【0101】

その後、薄膜集積回路を押さえる手段 150 を張り合わせる。張り合わせるとは、接着剤を用いて接着する以外に、接着性により固定する状態を含む。薄膜集積回路を押さえる手段は、例えばシリコン系樹脂、又はフッ素系樹脂を用いることができる。具体的には、シリコンゴム、パーフロロエラストマー、フルオンアプラス、テフロン（登録商標）ゴム等を用いることができる。特に、パーフロロエラストマー、フルオンアプラスは、耐熱性、耐薬品性の高く好ましい。

【0102】

このとき、薄膜集積回路を押さえる手段には、開口部 151 が設けられている。開口部 151 の形状は、円状（所謂穴に相当）、矩形状（所謂スリットに相当）等とすることができる。図 7 に示す形状に限定されない。開口部 151 は、薄膜集積回路間に形成された溝 105 と重なるように設ける。但し、開口部 151 の形状、大きさや数は、溝 105 と同一でなくともよい。すなわち、開口部 151、溝 105 の形状、大きさや数は、剥離層を除去するためのエッチング剤を導入することができるよう設定すればよい。また、開口部 151 と、溝 105 は同時に形成することが可能である。

【0103】

その後、薄膜集積回路を押さえる手段 150 が張り合わされた状態で、開口部 151 及び溝 105 へ、エッチング剤 115 を導入し、剥離層を除去する。エッチング剤は、薄膜集積回路を押さえる手段と反応しないものを用いる。具体的なエッチング剤や処理時間等は

、実施の形態1を参照することができる。そして、絶縁基板100を剥離する。

【0104】

このように、薄膜集積回路を押さえる手段150によって、薄膜集積回路がばらばらに分離することを防止できる。

【0105】

その後、図8に示すように、接着剤141を用いて、薄膜集積回路を別基体142へ接着することができる。また図8(B)は図8(A)のa-bの断面図、図8(C)は図8(A)のc-dの断面図を示す。そして、薄膜集積回路を押さえる手段150を除去する。そのため、薄膜集積回路を押さえる手段150の接着強度は、接着剤141の接着強度より低くなるように設定する。

【0106】

次いで図9に示すように、薄膜集積回路をダイシング、スクライビング、又はレーザカット法により切断する。また図9(B)は図9(A)のa-bの断面図、図9(C)は図9(A)のc-dの断面図を示す。

【0107】

また薄膜集積回路の側面等の周囲に、エポキシ樹脂等の有機樹脂を充填してもよい。その結果、薄膜集積回路は外部から保護され、持ち運びしやすい形態となる。

【0108】

このように切断される薄膜集積回路は、5mm四方(25mm²)以下、好ましくは0.3mm四方(0.09mm²)～4mm四方(16mm²)とすることができる。

【0109】

このような絶縁基板に薄膜集積回路を形成する場合、円形のシリコンウェハからチップを取り出すシリコンウェハで作製されたチップと比較して、母体基板形状に制約がない。そのため、薄膜集積回路の生産性を高め、大量生産を行なうことができる。さらに絶縁基板を再利用することができるため、コストを削減することができる。

【0110】

また本発明の薄膜集積回路は、シリコンウェハからなるチップと異なり、0.2μm以下、代表的には40nm～170nm、好ましくは50nm～150nmの膜厚の半導体膜を能動領域として有し、非常に薄型となることを特徴とする。その結果、物品へ実装しても、薄膜集積回路の存在が認識しづらく、改ざん防止につながる。

【0111】

このような薄型の薄膜集積回路の強度を高める場合、フレキシブル基板に移し替える方法をとることもできるため、シリコンウェハから形成されるチップと比較して破損しにくい特徴を有する。

【0112】

また本発明の薄膜集積回路は、シリコンウェハから形成されるチップと比較して、電波吸収の心配がなく、高感度な信号の受信を行なうことができる。

【0113】

さらに本発明の薄膜集積回路は、シリコンウェハを有さないため、透光性を有することができる。その結果、実装物品の印字面に実装しても、デザイン性を損ねることがない。

【0114】

本発明の薄膜集積回路は、アンテナにより電力、又は信号を得ることができる。このアンテナは、薄膜集積回路上に直接形成することができる。また薄膜集積回路と、別途基板に形成されたアンテナとを張り合わせることができる。アンテナと張り合わせの場合、異方性導電膜を用いて張り合わせ、且つ電氣的に接続することができる。

【0115】

また本発明の薄膜集積回路は、非接触型IDFチップ、接触型IDFチップ、及びハイブリッド型IDFチップのいずれにおいても、ばらばらに分離することを防止できる効果を奏する。

【0116】

(実施の形態 4)

本実施の形態では、実施の形態 3 に示した薄膜集積回路の製造装置の例を示す。

【0117】

図 1 3 (A) から (E) には、送り出し用キャリア 4 0 1、基板移動用アーム 4 0 3、吸着パッド 4 0 4、エッチング剤導入用チャンバー 4 0 5、エッチング剤導入口 4 0 6、エッチング剤搬出口 4 0 7、治具移動用アーム 4 0 8、転置用治具 4 0 9、ベルトコンベア 4 1 0、フィルムの送り出し用ロール 4 1 1、巻き取り用ロール 4 1 2、フィルム送り出し用ロール 4 1 3、アライメント装置 4 1 4 を示す。

【0118】

図 1 3 (A) に示すように、剥離層を除去する前の状態の薄膜集積回路は、送り出し用キャリア 4 0 1 から送り出し用エレベータ 4 0 2 を用いて搬送される。このとき、剥離層により薄膜集積回路は、ばらばらに分離することなく移動することができる。

【0119】

そして図 1 3 (B) に示すように、ガラス移動用アーム 4 0 0 を用いて、絶縁基板 1 0 0 に形成された薄膜集積回路を挟み込んで持ち上げ、図 1 3 (C) に示すエッチング剤導入用チャンバー 4 0 5 へ設置する。また絶縁基板 1 0 0 に形成された薄膜集積回路を下方からすくい上げ、チャンバー 4 0 5 の下部へ絶縁基板 1 0 0 を端から入れることもできる。すなわち、絶縁基板 1 0 0 に形成された薄膜集積回路をチャンバー 4 0 5 へ設置を可能とする手段であれば、ガラス移動用アーム 4 0 0 に限定されない。

【0120】

このときチャンバー 4 0 5 には、治具 4 0 3 が設置されている。この治具は、取り外しを可能とするため、当該治具の側面を狭持するようにして設置されるとよい。治具は、シリコン系樹脂、又はフッ素系樹脂を用いて作製することができる。具体的にはシリコンゴム、パーフロロエラストマー、フルオンアプラス、テフロン（登録商標）ゴム等を用いることができ、薄膜集積回路の間隔、つまり溝 1 0 5 の間隔に合わせて、開口部（1 5 1 に相当）が設けられている。そして図 1 3 (D) に示すように、チャンバー 4 0 5 を閉じると、治具 4 0 3 が薄膜集積回路へ押しつけられ、薄膜集積回路を押さえる手段として機能する。

【0121】

この状態で、エッチング剤導入口 4 0 6 からエッチング剤を導入し、エッチング剤搬出口 4 0 7 から排出する。エッチング剤は、チャンバー 4 0 5 の上方に設けられた薄膜集積回路を押さえる手段、例えばシリコンゴムに形成された開口部を通して、剥離層を除去し、絶縁基板 1 0 0 を剥離する。剥離された絶縁基板は再利用することができる。このとき、チャンバー 4 0 5 内に残った絶縁基板 1 0 0 は吸着パッド等により取り出せばよい。以上により、図 7 に示した工程が効率よく行われる。

【0122】

剥離層除去後、図 1 3 (E) に示すように、治具移動用アーム 4 0 8、及び転置用治具 4 0 9 により薄膜集積回路を接着し、移動する。転置用治具 4 0 9 は、例えばシリコンゴムを用いることができる。このとき転置用治具 4 0 9 により、薄膜集積回路はばらばらに分離することなく移動することができる。

【0123】

その後、フィルムの送り出し用ロール 4 1 1 から送り出される、接着面を備えるフィルム、例えばスコッチテープ、タックウェルテープ（極薄片面テープ）、ダブルタックテープ（極薄両面テープ）を極薄フィルムへ張り合わせたもの等に、薄膜集積回路は転置される。そのため、転置用治具 4 0 9 の接着強度は、接着面を備えるフィルムの接着強度より小さくなるよう設定する。

【0124】

なお接着面を備えるフィルムには、アンテナが形成されていてもよい。またアンテナの間隔と、薄膜集積回路の間隔が異なる場合、伸展性フィルムにアンテナを形成し、フィルムを引っ張りながらアンテナと薄膜集積回路を張り合わせてもよい。

【0125】

以上により、図8に示した工程が効率よく行われる。

【0126】

その後、フィルム送り出し用ロール413より、保護膜として機能するフィルム（保護フィルム）、例えばラミネート加工用フィルム、スコッチテープ、タックウェルテープ（極薄片面テープ）、ダブルタックテープ（極薄両面テープ）を極薄フィルムへ張り合わせたもの等が送り出される。これらの保護フィルムは、エッチングガスに対する耐性を有し、熱耐性が強いことが望まれる。そしてアライメント装置414、例えばCCDカメラにより、張り合わせのアライメントを制御し、薄膜集積回路に保護フィルムを張り合わせる。

【0127】

最後に、巻き取り用ロール412に完成した薄膜集積回路が巻き取られる。

【0128】

その後、図9に示したように、物品へ実装するときに薄膜集積回路を切断する。そのため、巻き取り用ロール412に巻き取られた状態で薄膜集積回路の移動、又は取引を行なうことができる。その結果、5mm四方（25mm²）以下、好ましくは0.3mm四方（0.09mm²）～4mm四方（16mm²）と、非常に微少な薄膜集積回路がばらばらに分離することなく、簡便な作製、移動、又は取引を行なうことができる。

【0129】

また本実施の形態に示す製造装置においても、動作評価用装置209を搭載してもよい。

【0130】

（実施の形態5）

本実施の形態では、実施の形態1に示した剥離層を形成しない領域を設ける方法と、実施の形態3に示した薄膜集積回路を押さえる手段を用いたとを組み合わせた薄膜集積回路の作製方法について説明する。

【0131】

図10に示すように、剥離層が形成されない領域104及び接続領域106が形成された薄膜集積回路101へ、開口部151が設けられた薄膜集積回路を押さえる手段150を張り合わせる。

【0132】

その後、図11に示すように、開口部151、及び溝105に、エッチング剤115を導入し、剥離層102を除去する。また図11（A）は図10のa-bの断面図、図11（B）は図10のc-dの断面図を示す。

【0133】

次いで、薄膜集積回路を押さえる手段150によりばらばらに分離することがないため、絶縁基板100を剥離する。そのため、薄膜集積回路を押さえる手段150を張り合わせるの接着強度は、絶縁基板100の剥離に耐えるように設定する。

【0134】

次いで図12に示すように、接着剤141を用いて、薄膜集積回路を別基体142へ接着することができる。また図12（B）は図12（A）のa-bの断面図、図12（C）は図12（A）のc-dの断面図を示す。

【0135】

その後、薄膜集積回路を押さえる手段150を除去する。そのため、薄膜集積回路を押さえる手段150の接着強度は、接着剤141の接着強度より低くなるように設定する。

【0136】

次いで、薄膜集積回路101をダイシング、スクライビング、又はレーザカット法により切断する。

【0137】

また薄膜集積回路の側面等の周囲に、エポキシ樹脂等の有機樹脂を充填してもよい。その結果、薄膜集積回路は外部から保護され、持ち運びしやすい形態となる。

【0138】

このように切断される薄膜集積回路は、5 mm 四方 (25 mm^2) 以下、好ましくは 0.3 mm 四方 (0.09 mm^2) ~ 4 mm 四方 (16 mm^2) とすることができる。

【0139】

以上のように、実施の形態 1 及び 3 は自由に組み合わせることができる。

【0140】

(実施の形態 6)

本実施の形態では、アンテナの作製方法について説明する。

【0141】

まず、アンテナ用の基板 (アンテナ用基板) へアンテナを形成する場合について説明する。

【0142】

図 22 に示すように、アンテナ用基板 501 にアンテナ 502 を形成する。アンテナ用基板はバリウムホウケイ酸ガラスや、アルミノホウケイ酸ガラスなどのガラス基板、石英基板、ポリエチレン-テレフタレート (PET)、ポリエチレンナフタレート (PEN)、ポリエーテルサルフォン (PES) に代表されるプラスチックや、アクリル等のフレキシブル基板を用いることができる。アンテナ用基板は薄い方が好ましいため、フィルム状の基板が好ましい。なお図 22 では、アンテナ用基板へ矩形状に巻かれたアンテナを形成する場合を説明するが、アンテナの形状や長さはこれに限定されない。例えば、円状、又は線状のアンテナであってもよい。またアンテナの長さは、通信周波数によって選択することができる。

【0143】

アンテナは、印刷法、スパッタリング法、液滴吐出法、メッキ法、フォトリソグラフィ法及びメタルマスクを用いた蒸着法のいずれか、又はそれらを組み合わせた方法により形成することができる。組み合わせた方法として例えば、スパッタリング法、液滴吐出法、印刷法、フォトリソグラフィ法及び蒸着法のいずれかにより第 1 のアンテナを形成し、メッキ法 (無電解メッキ、又は電解メッキ) により第 1 のアンテナを覆うように第 2 のアンテナを形成した、積層型アンテナを形成することもできる。またアンテナを液滴吐出法、又は印刷法により形成する場合、導電膜をパターンニングする必要がないため、作製工程を低減することができ好ましい。

【0144】

アンテナ材料には、Ag (銀)、Al (アルミニウム)、Au (金)、Cu (銅)、Pt (白金) 等の導電材料を用いることができる。上記材料のうち配線抵抗が懸念される場合、アンテナを厚くすることにより低減することができる。また、アンテナ形成面積が広いときには、アンテナの幅を広くすることで配線抵抗を低減することができる。また上述したように積層型アンテナとし、抵抗の低い材料で覆うことで配線抵抗を低減してもよい。一方、Cu のように抵抗が低いが、その拡散が懸念される導電材料は、アンテナの被形成面及び/又は Cu の周囲を覆うように絶縁膜を形成するとよい。

【0145】

液滴吐出法においては、溶媒としてテトラデカンに混入された Ag をノズルより滴下して、アンテナを形成することができる。このとき Ag の密着性を高めるため、アンテナ用基板上に酸化チタン (TiO_x) からなる下地膜を形成してもよい。

【0146】

アンテナには、接続端子 503 を形成するとよい。当該接続端子により、簡便に薄膜集積回路と接続することができる。なお接続端子は、必ずしも設ける必要はなく、図 22 の形状及び配置に限定されるものではない。

【0147】

以上のように形成されたアンテナに、圧力を加えて平坦性を向上させてもよい。その結果、アンテナを薄膜化することができる。加圧に加えて、加熱を施してもよく、さらに加圧処理と加熱処理とを同時に行うこともできる。液滴吐出法を用いる場合、溶媒を除去するために加熱処理を行う必要があるときは、加圧処理と加熱処理とを同時に行うとよい。

【0148】

またアンテナ用基板に溝を形成し、当該溝にアンテナを形成してもよい。溝にアンテナを形成することができるため、アンテナ用基板及びアンテナの薄膜化を達成することができる。

【0149】

またアンテナは、アンテナ用基板の両面に形成することもできる。その場合、アンテナ用基板の両面に、上記と同様な方法によりアンテナを形成すればよい。その結果、アンテナ長を延ばすことができるため、通信距離を長くでき、通信感度を高めることができる。

【0150】

以上のように形成されたアンテナ用基板は、図6に示したフィルムの送り出し用ロール205や図13に示したフィルムの送り出し用ロール411から送り出すことができる。

【0151】

次いで、薄膜集積回路にアンテナを一体形成する場合について図23を用いて説明する。上記実施の形態と同様に、絶縁基板100上に配線130を有するTFT層103を形成する。そして配線130を覆うように絶縁膜505を形成する。絶縁膜505は、酸化珪素(SiO_x)、窒化珪素(SiN_x)、酸化窒化珪素(SiO_xN_y) ($x > y$)、窒化酸化珪素(SiN_xO_y) ($x > y$) ($x, y = 1, 2 \dots$)等の酸素、又は窒素を有する絶縁膜の単層構造、又はこれらの積層構造を有するように形成する。アンテナ材料にCu等の拡散が懸念される導電材料を用いる場合、窒素を有する絶縁膜を少なくとも有するように形成するとよい。また薄膜集積回路を実装する物品は、手で触れることが多いため、Na等のアルカリ金属の拡散が懸念されるため、絶縁膜505は、窒素を有する絶縁膜を少なくとも有するように形成するとよい。

【0152】

その後、アンテナ502を形成する。アンテナの材料や作製手段は、上記を参照することができる。

【0153】

また、配線130と、アンテナ502とを接続するため、絶縁膜505に開口部を形成する。このとき、接続端子503の下方に開口部を形成すればよい。

【0154】

以上、アンテナを配線130上の絶縁膜505に形成する場合を説明したが、配線130と同一層に形成してもよい。

【0155】

このように形成されるアンテナを実装することにより、非接触型IDFチップ、及びハイブリッド型IDFチップを形成することができる。

【0156】

(実施の形態7)

本実施の形態では、薄膜集積回路を実装した物品について説明する。

【0157】

セキュリティ確保を目的として、多様な物品へ薄膜集積回路を有するチップを実装する場合を説明する。セキュリティ確保とは、盗難防止又は偽造防止の面から捉えることができる。

【0158】

盗難防止の例として、バッグに非接触型IDFチップを実装する場合を説明する。図16(A)に示すように、バッグ301に非接触型IDFチップ300を実装する。例えば、バッグの底又は側面の一部等にIDFチップを実装することができる。非接触型IDFチップは非常に薄型で小さいため、バッグのデザイン性を低下させずに実装することができる。加えて非接触型IDFチップ300は透光性を有し、盗難者は非接触型IDFチップが実装されているかを判断しにくい。そのため、盗難者によって非接触型IDFチップ300が取り外される恐れが低減する。

【0159】

このような非接触型 I D F チップ実装バッグ 301 が盗難された場合、例えば図 16 (B) に示すような GPS (Global Positioning System) を用いてバッグの現在位置に関する情報を得ることができる。なお GPS とは、GPS 用の衛星 302 から送られる信号をとらえてその時間差を求め、これをもとに測位するシステムである。この衛星からの情報を電子機器、例えば携帯電話機 303 により受信し、バッグの現在位置に関する情報を表示させることができる。

【0160】

また盗難された物品以外にも忘れ物や落とし物を、GPS を用いて現在位置に関する情報を得ることができる。

【0161】

またバッグ以外にも、自動車、自転車等の乗物、時計やアクセサリに I D F チップを実装することができる。

【0162】

次に偽造防止の例として、パスポートや免許証等に I D F チップを実装する場合を説明する。

【0163】

図 17 (A) に、I D F チップ 300 を実装したパスポート 311 を示す。図 17 (A) では I D F チップ 300 がパスポートの表紙に実装されているが、その他のページに実装してもよく、I D F チップ 300 は透光性を有するため表面に実装してもよい。また I D F チップを表紙等の材料で挟み込むようにし、表紙の内部に実装することも可能である。

【0164】

図 17 (B) には、I D F チップ 300 を実装した免許証 312 を示す。図 17 (B) では、I D F チップ 300 が免許証の内部に実装されている。また I D F チップ 300 は透光性を有するため、免許証の印刷面上に設けても構わない。例えば、I D F チップは免許証の印字面上に実装し、ラミネートで覆うことができる。また I D F チップを免許証の材料で挟み込むようにし、内部に実装することも可能である。

【0165】

以上のような物品に I D F チップを実装することにより、偽造を防止することができる。また上述したバッグに I D F チップを実装し、偽造を防止することもできる。加えて非常に薄型で小さい I D F チップを用いるため、パスポートや免許証等のデザイン性を損ねることがない。さらに I D F チップは透光性を有するため、表面に実装しても構わない。

【0166】

また I D F チップにより、パスポートや免許証等の管理を簡便に行なうことができる。さらにパスポートや免許証等に直接情報を記入することなく、I D F チップに保存することができるため、プライバシーを守ることができる。

【0167】

I D F チップは、非常に薄型で小さく、更に可撓性を備えることができるため、シート状の物品へ実装することができる。例えば、シート状物品として紙幣へ I D F チップを実装する場合を説明する。

【0168】

図 18 に示すように、紙幣 313 に非接触型 I D F チップ 300 を実装する。図 18 では、I D F チップは紙幣の内部に実装する形態を示すが、表面に露出してもよい。

【0169】

また I D F チップを含有するインクを用いて紙幣を印刷してもよい。さらに、紙幣の材料と薬品とを混ぜ合わせるときに、I D F チップをばらまいて、複数の I D F チップを実装した紙幣としてもよい。I D F チップは低コストで生産することができるため、複数の I D F チップを実装しても紙幣コストに影響を及ぼすことが少なくすむ。

【0170】

また紙幣以外の有価証券、例えば株券や小切手、又は硬貨に I D F チップを実装してもよ

い。

【0171】

このようなシート状物品は、曲げる機会が多いため、IDFチップへの曲げ応力を考慮する。

【0172】

例えば、IDFチップ実装の紙幣が長軸方向に曲がる状態で説明する。なお一般的に、シート状物品は、長軸方向に曲がりやすい、又は曲げやすいため、長軸方向に曲げる場合を説明する。曲げた状態のとき、IDFチップ300が有する薄膜トランジスタは、ソース領域、チャネル形成領域、ドレイン領域は、曲げる方向と、キャリアの移動方向とが垂直になるように配置すると好ましい。すなわち薄膜トランジスタのソース領域、チャネル形成領域、ドレイン領域の配置を、曲げる方向と垂直になるようにする。その結果、曲げ応力による薄膜トランジスタの破壊や剥がれを防止することができる。

【0173】

また図14に示すように、レーザ照射を用いた結晶性半導体膜を用いる場合、レーザ走査方向(X軸方向)も曲げる方向と垂直となるように設定すると好ましい。

【0174】

このような方向にIDFチップを曲げることにより、IDFチップ、特に薄膜トランジスタを破壊することがなく、さらにキャリアの移動方向に存在する結晶粒界を極力低減することができる。その結果、薄膜トランジスタの電気特性、特に移動度を向上させることができる。

【0175】

加えて、パターンニングされた半導体膜がIDFチップにおいて占める面積の割合を、1～30%とすることで、曲げ応力による薄膜トランジスタの破壊や剥がれを防止することができる。

【0176】

安全管理を行なうため、食料品等の商品へIDFチップを実装する場合を説明する。

【0177】

図19には非接触型IDFチップ300を実装したラベル320と、当該ラベルが貼られた肉のパック321を示す。IDFチップ300はラベルの表面に実装していてもよいし、ラベル内部に実装してもよい。また野菜等の生鮮食品の場合、生鮮食品を覆うラップにIDFチップを実装してもよい。

【0178】

このようにラベルにIDFチップを実装する場合、アンテナサイズを大きくしても構わない。アンテナサイズが大きくなるにつれ、リーダ装置との通信距離を長くでき、通信感度を高めることができる。

【0179】

IDFチップには、商品の生産地、生産者、加工年月日、賞味期限等の商品に関する基本事項、更には商品を用いた調理例等の応用事項を記録することができる。このような基本事項は、書き換える必要がないためマスクROM等の書き換え不能なメモリを用いて記録するとよい。また応用事項は、EEPROM等の書き換え、消去可能なメモリを用いて記録するとよい。

【0180】

また食料品の安全管理を行なうためには、加工前の動植物の状態を知り得ることが重要である。そのため、動植物内にIDFチップを埋め込み、リーダ装置によって動植物に関する情報を取得するとよい。動植物に関する情報とは、飼育地、飼料、飼育者、伝染病の感染の有無等である。

【0181】

またIDFチップに、商品の値段が記録されていれば、従来のバーコードを用いる方式よりも、簡便、短時間に商品の精算を行なうことが可能となる。すなわち、IDFチップが実装された複数の商品を一挙に精算することができる。但し、このように複数のIDFチ

ップを読み取る場合、アンチコリジョン機能を、リーダ機能を有するレジスタに搭載する必要がある。

【0182】

さらに I D F チップの通信距離によっては、レジスタと商品との距離が遠くても、商品の精算を可能とすることができる。また I D F チップは万引き防止にも役立つ。

【0183】

さらに I D F チップは、バーコード、磁気テープ等のその他の情報媒体と併用することもできる。例えば、I D F チップには書き換え不要な基本事項を記録し、バーコードには更新すべき情報、例えば値引き価格や特価情報を記録するとよい。

【0184】

このように I D F チップを実装することにより、消費者へ提供できる情報を増大させることができるため、消費者は安心して商品を購入することができる。

【0185】

物流管理を行なうため、ビール瓶等の商品へ非接触型 I D F チップを実装する場合を説明する。図 2 0 (A) に示すように、ビール瓶 3 2 6 に I D F チップ 3 0 0 を実装する。例えば、ラベル 3 2 5 を用いて I D F チップ 3 0 0 を実装することができる。ラベルへ実装する場合、アンテナサイズを大きくすることができる。その結果、通信距離を長くしたり、通信感度を高めることができる。

【0186】

I D F チップには、製造日、製造場所、使用材料等の基本事項を記録する。このような基本事項は、書き換える必要がないためマスク R O M 等の書き換え不能なメモリを用いて記録するとよい。加えて I D F チップには、各ビール瓶の配送先、配送日時等の個別事項を記録する。例えば、図 2 0 (B) に示すように、各ビール瓶がベルトコンベア 3 2 7 により流れ、ライタ装置 3 2 8 を通過するときに、各配送先、配送日時を記録することができる。このような個別事項は、E E R O M 等の書き換え、消去可能なメモリを用いて記録するとよい。

【0187】

また配達にはケース毎に行われるため、ケース毎、又は複数のケース毎に I D F チップを実装し、個別事項を記録することもできる。

【0188】

また配達先から購入された商品情報がネットワークを通じて物流管理センターへ送信されると、この商品情報に基づき、ライタ装置又は当該ライタ装置を制御するパーソナルコンピュータ等が配送先や配送日時を算出し、I D F チップへ記録するようなシステムを構築するとよい。

【0189】

このような複数の配達先が記録されうる飲料品は、I D F チップを実装することにより、手作業で行なう入力にかかる時間を削減でき、それに起因した入力ミスを低減することができる。加えて物流管理の分野において最もコストのかかる人件費用を削減することができる。従って、I D F チップを実装したことにより、ミスの少ない、低コストな物流管理を行なうことができる。

【0190】

さらに配達先において、ビールに合う食料品や、ビールを使った料理法等の応用事項を記録してもよい。その結果、食料品等の宣伝を兼ねることができ、消費者の購買意欲を高めることができる。このような応用事項は、E E R O M 等の書き換え、消去可能なメモリを用いて記録するとよい。このように I D F チップを実装することにより、消費者へ提供できる情報を増大させることができるため、消費者は安心して商品を購入することができる。

【0191】

製造管理を行なうため、I D F チップを実装した製造品と、当該 I D F チップの情報に基づき制御される製造装置（製造ロボット）について説明する。

【0192】

現在、オリジナル商品を生産する場面が多くみられ、このような場合、生産ラインでは当該商品のオリジナル情報に基づき生産される。例えば、ドアの塗装色を自由に選択することができる自動車の生産ラインにおいては、自動車の一部に I D F チップを実装し、当該 I D F チップからの情報に基づき、塗装装置を制御する。そして購入者の希望に応じて塗装された自動車をそれぞれ生産することができる。I D F チップを実装する結果、事前に生産ラインに投入される自動車の順序や同色を有する数を調整する必要がない。強いては、自動車の順序や数それに合わせるように塗装装置を制御するプログラムを設定しなくてすむ。すなわち製造装置は、自動車に実装された I D F チップの情報に基づき、個別に動作することができる。

【0193】

このように I D F チップは様々な場所で使用することができる。そして I D F チップに記録された情報により、製造に関する固有情報を得ることができ、当該情報に基づき製造装置を制御することができる。

【0194】

次に、接触型 I D F チップを用いた I C カードを、電子マネーとして利用する形態について説明する。図 2 1 に、クレジットカード 3 5 1 を用いて、決済を行なっている様子を示す。クレジットカード 3 5 1 は、接触型 I D F チップ 3 5 0 を有している。レジスター 3 5 2、リーダ／ライタ装置 3 5 3 を設置する。I D F チップ 3 5 0 には、クレジットカード 3 5 1 に入金されている金額の情報が保持されており、リーダ／ライタ装置 3 5 3 は該金額の情報を非接触で読み取り、レジスター 3 5 2 に送信することができる。レジスター 3 5 2 では、クレジットカード 3 5 1 に入金されている金額が、決済する金額以上であることを確認し、決済を行なう。そしてリーダ／ライタ装置 3 5 3 に決済後の残額の情報を送信する。リーダ／ライタ装置 3 5 3 は該残額の情報を、I D F チップ 3 5 0 に書き込むことができる。

【0195】

なおリーダ／ライタ装置 3 5 3 に、暗証番号などを入力することができるキー 3 5 4 を付加し、第三者によってクレジットカード 3 5 1 を用いた決済が無断で行なわれるのを制限できるようにしても良い。

【図面の簡単な説明】

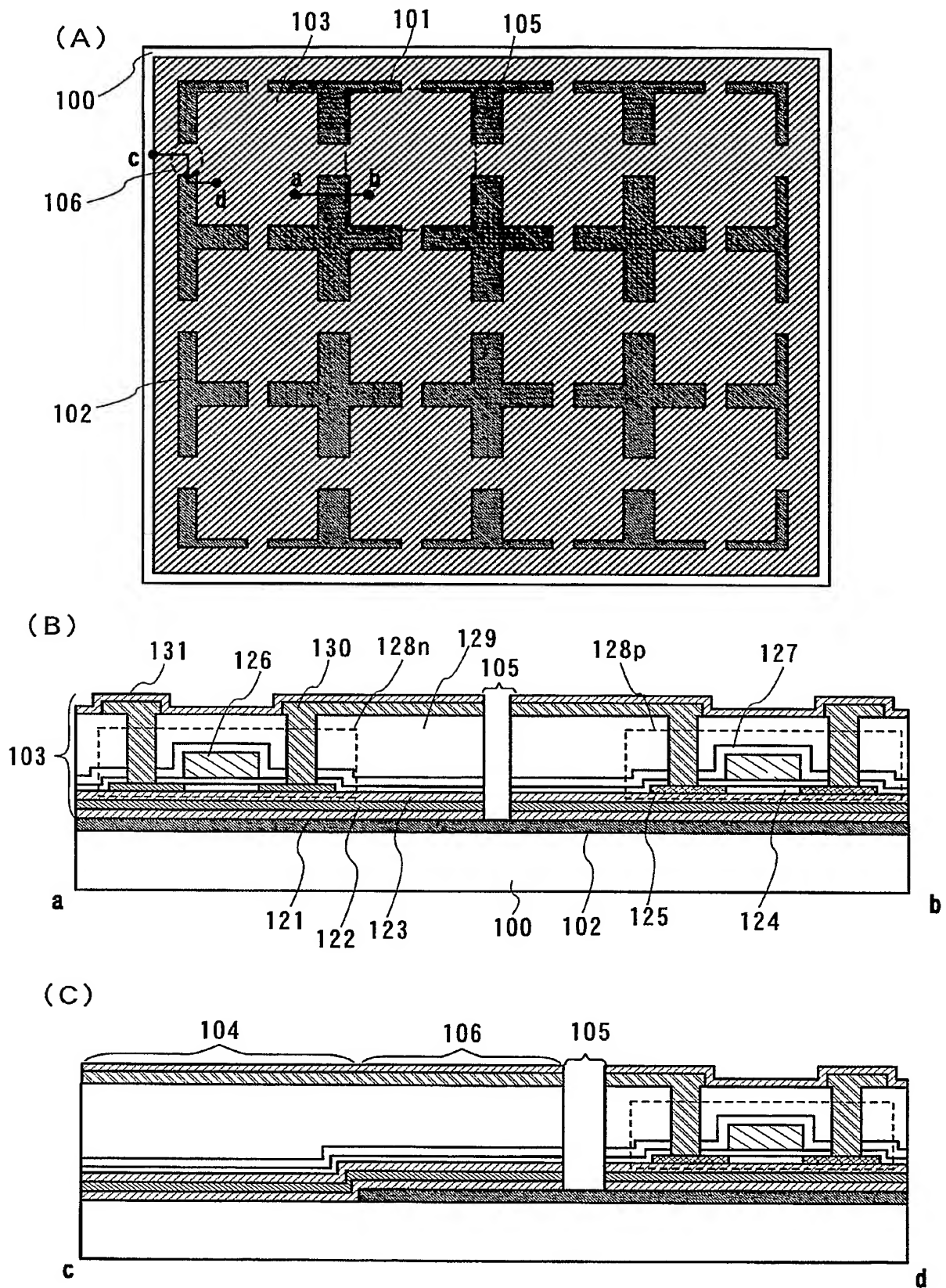
【0196】

- 【図 1】 薄膜集積回路の作製工程を示した図である
- 【図 2】 薄膜集積回路の作製工程を示した図である
- 【図 3】 薄膜集積回路の作製工程を示した図である
- 【図 4】 薄膜集積回路の作製工程を示した図である
- 【図 5】 薄膜集積回路の作製工程を示した図である
- 【図 6】 薄膜集積回路の製造装置を示した図である
- 【図 7】 薄膜集積回路の作製工程を示した図である
- 【図 8】 薄膜集積回路の作製工程を示した図である
- 【図 9】 薄膜集積回路の作製工程を示した図である
- 【図 1 0】 薄膜集積回路の作製工程を示した図である
- 【図 1 1】 薄膜集積回路の作製工程を示した図である
- 【図 1 2】 薄膜集積回路の作製工程を示した図である
- 【図 1 3】 薄膜集積回路の製造装置を示した図である
- 【図 1 4】 薄膜集積回路の作製工程におけるレーザ照射を示した図である
- 【図 1 5】 薄膜集積回路の作製工程を示した図である
- 【図 1 6】 薄膜集積回路の利用形態を示した図である
- 【図 1 7】 薄膜集積回路の利用形態を示した図である
- 【図 1 8】 薄膜集積回路の利用形態を示した図である
- 【図 1 9】 薄膜集積回路の利用形態を示した図である

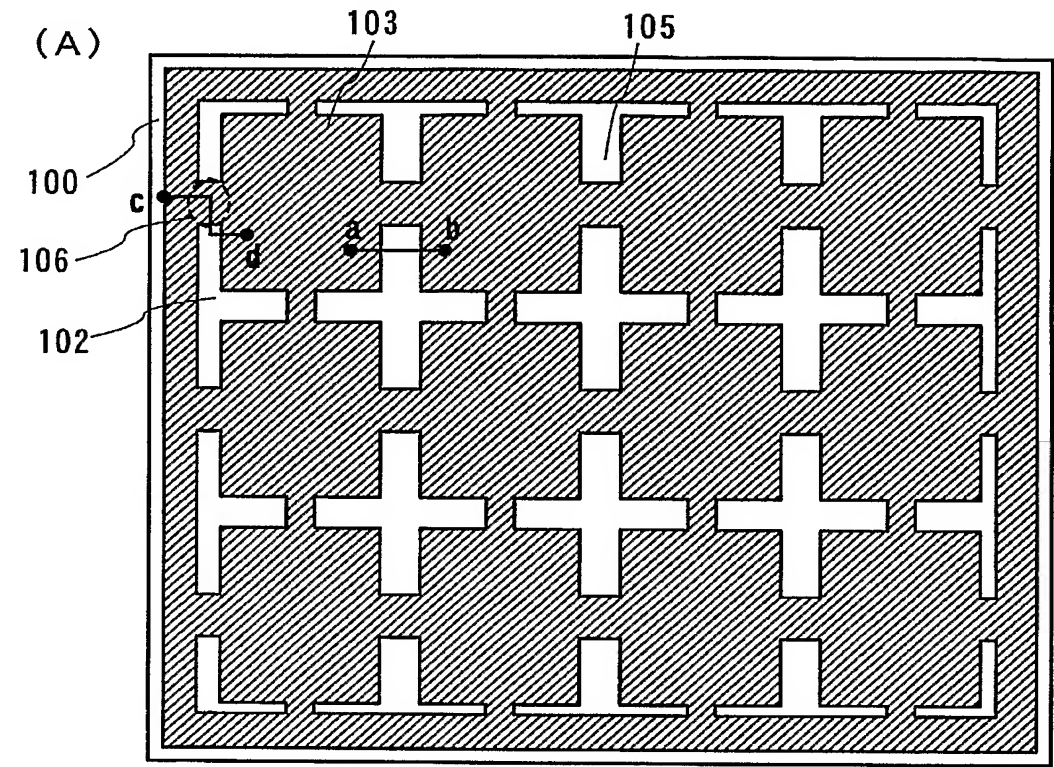
- 【図 2 0】 薄膜集積回路の利用形態を示した図である
- 【図 2 1】 薄膜集積回路の利用形態を示した図である
- 【図 2 2】 アンテナの作製工程を示した図である
- 【図 2 3】 アンテナの作製工程を示した図である

【書類名】 図面

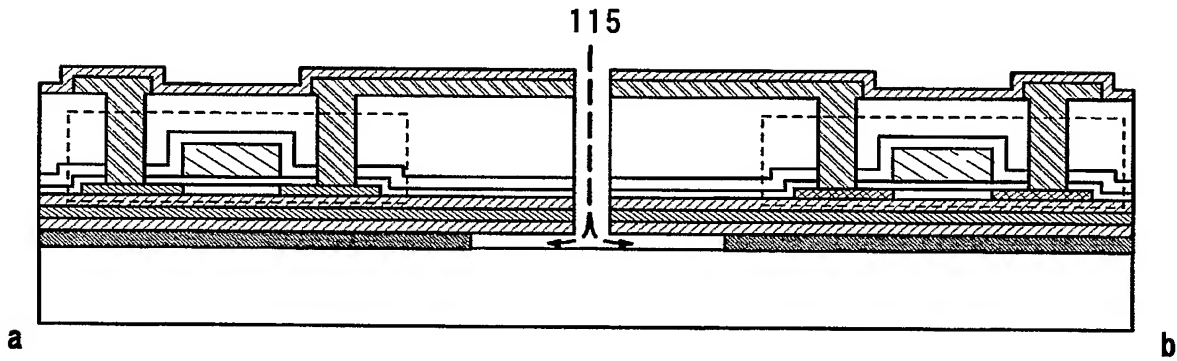
【図 1】



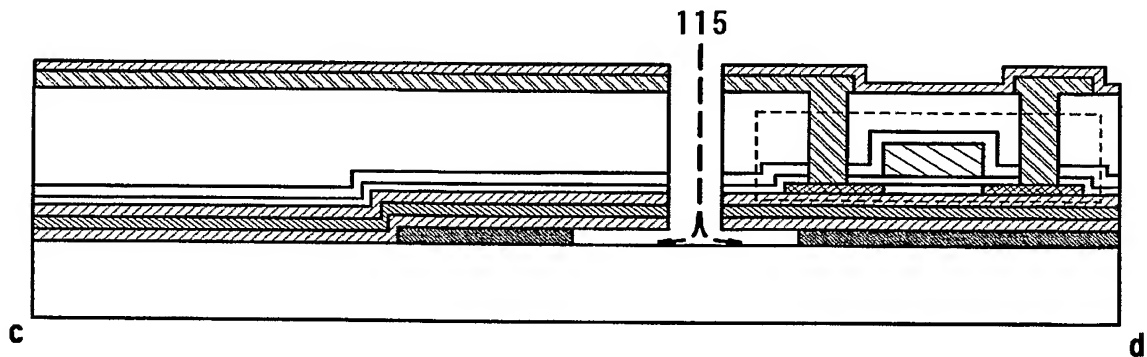
【図 2】



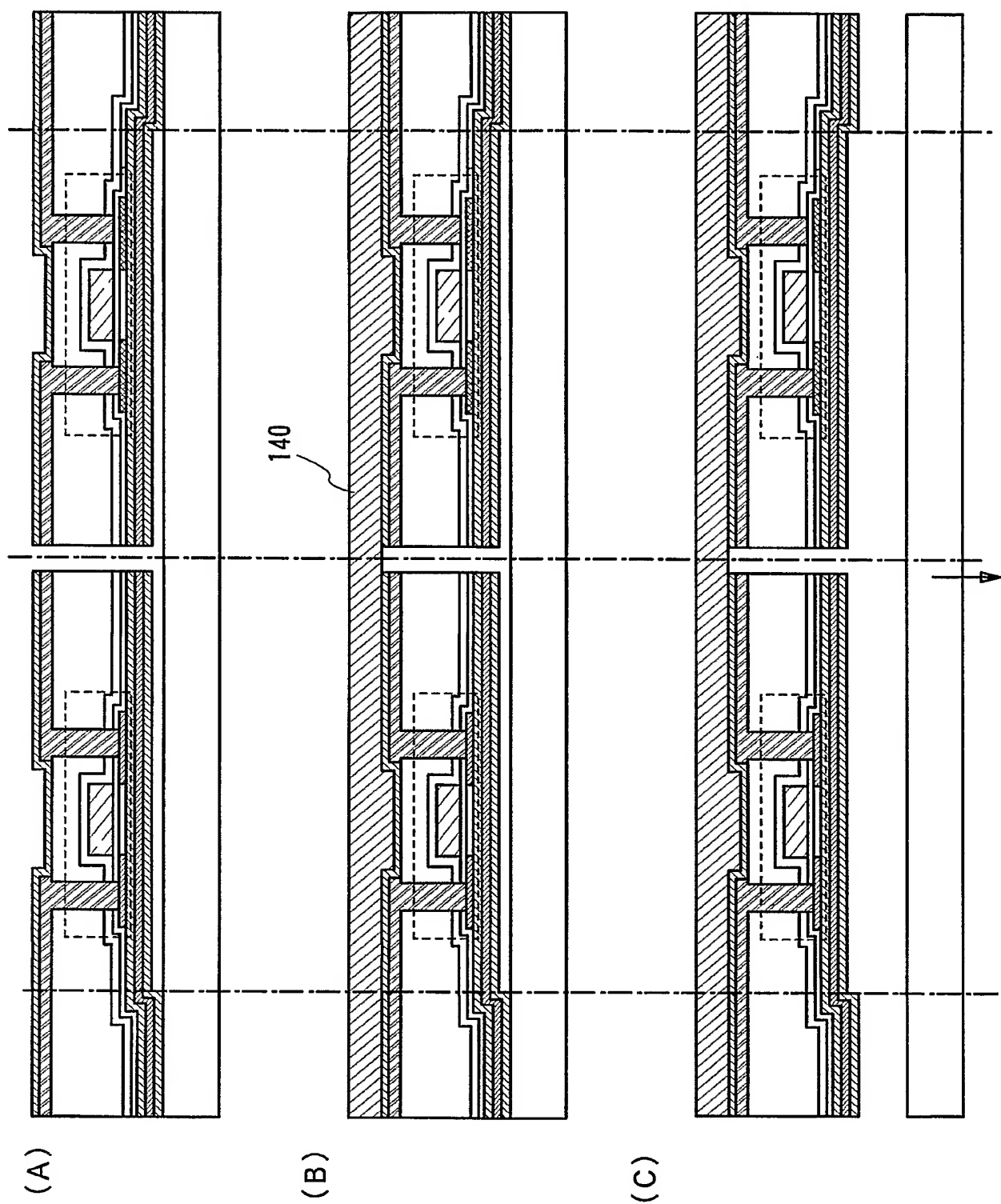
(B)



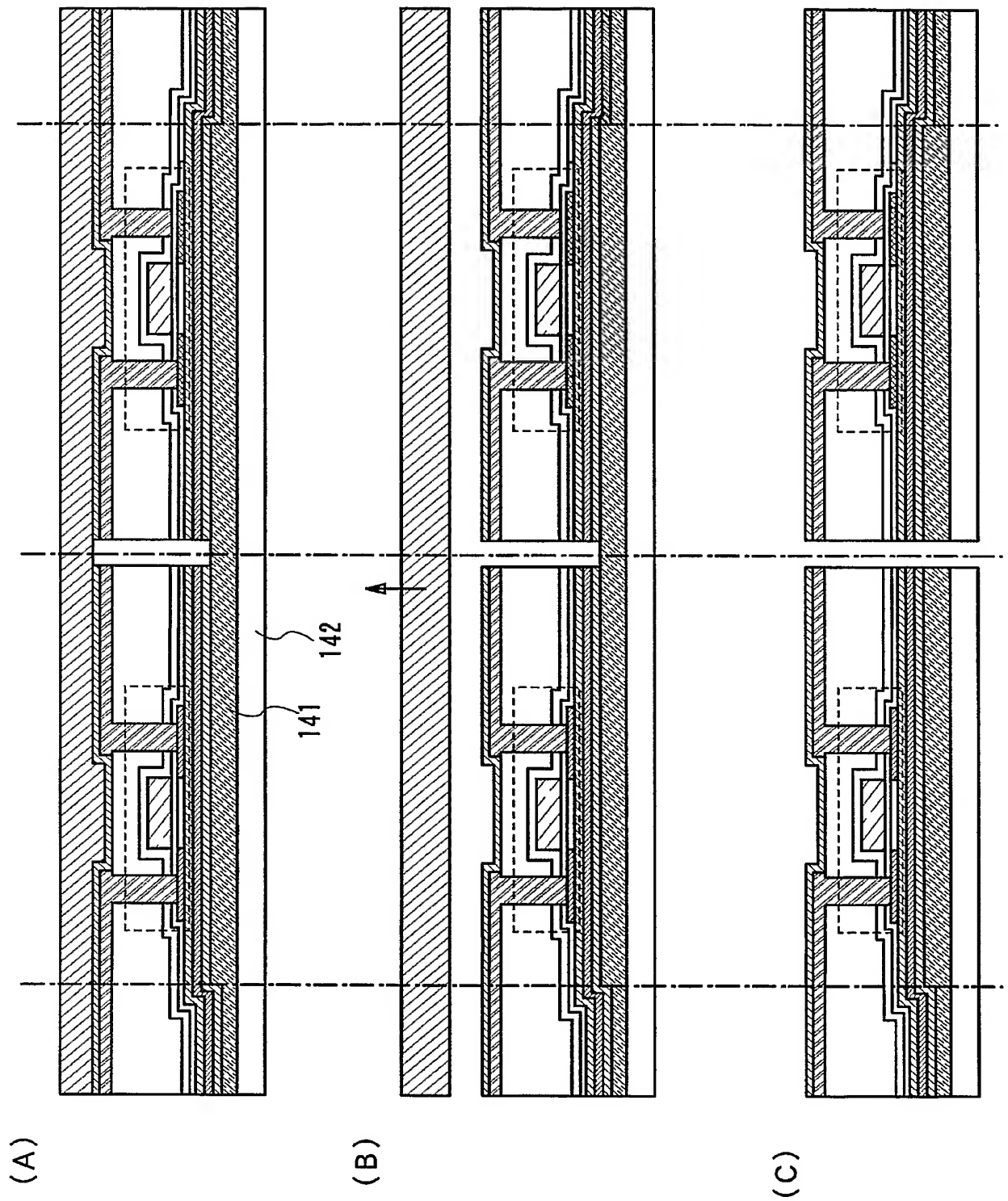
(C)



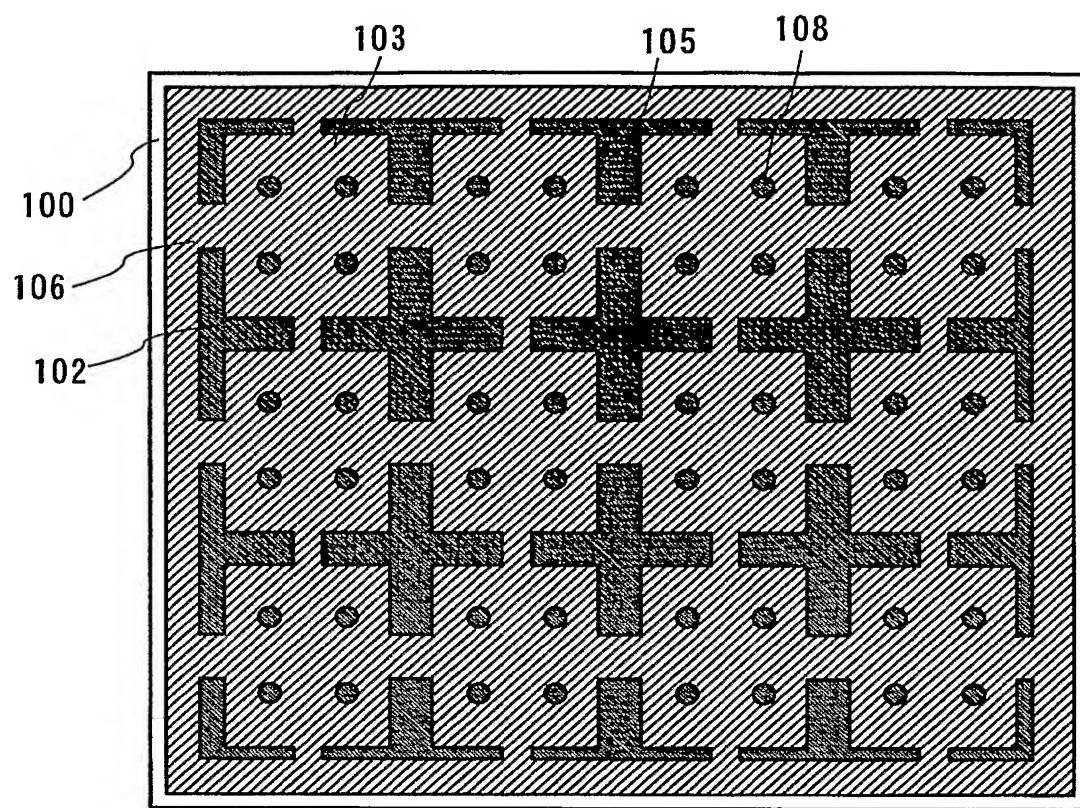
【図 3】



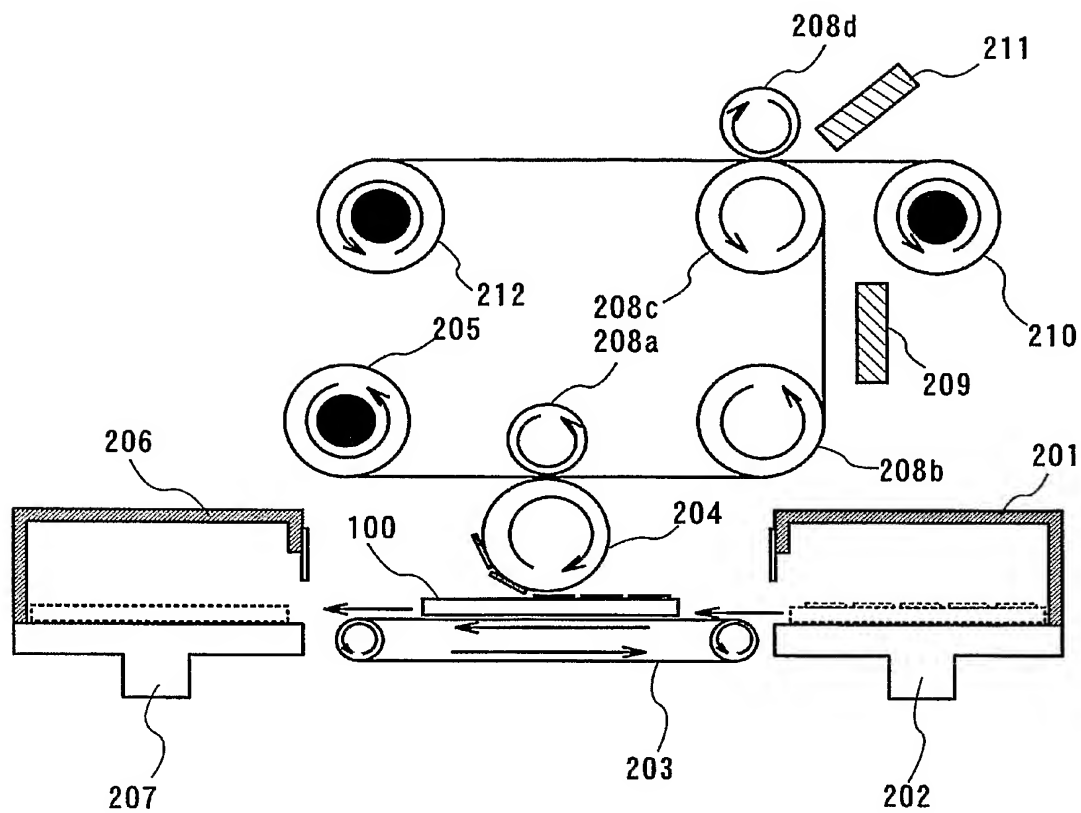
【図 4】



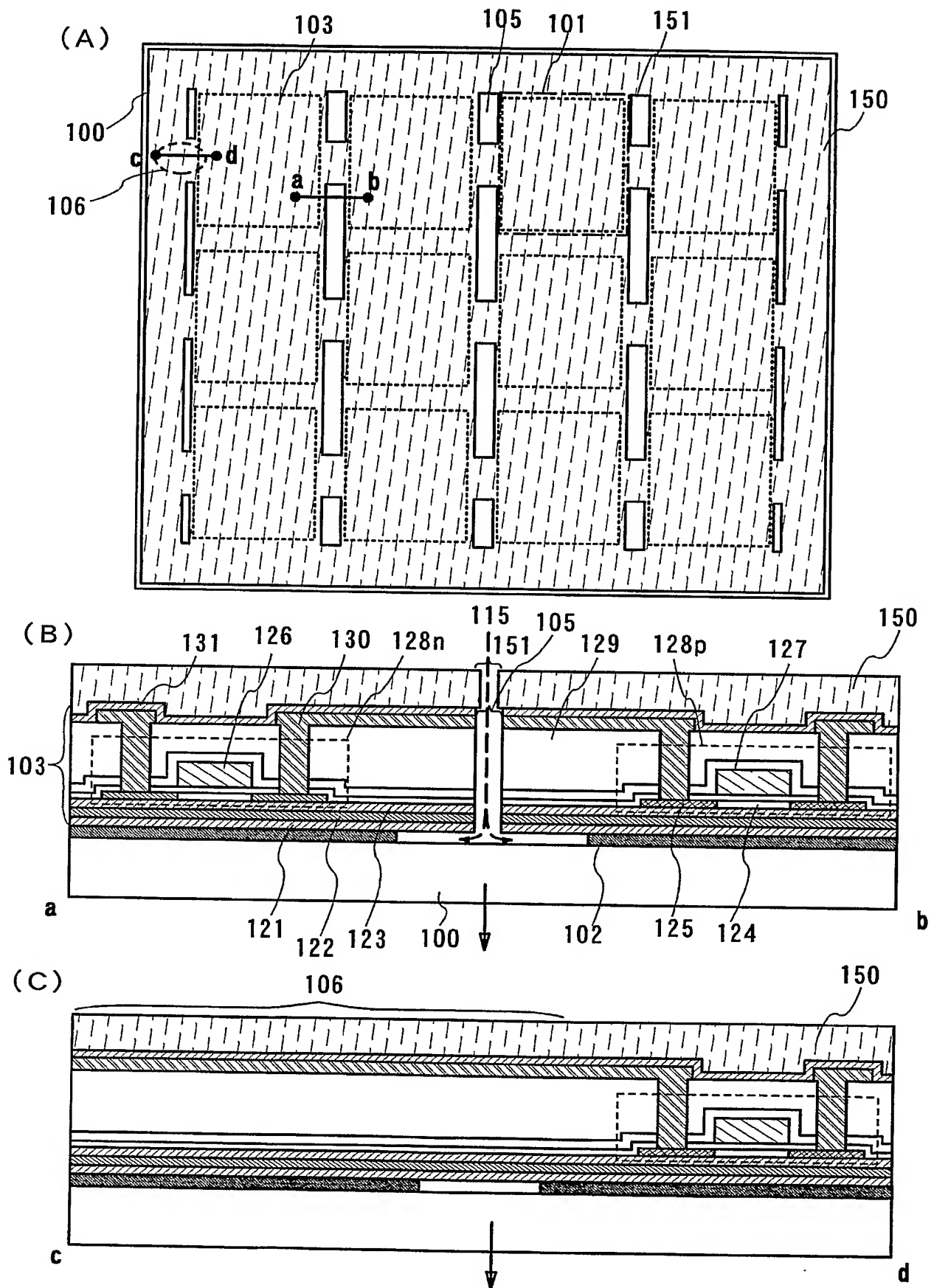
【図 5】



【図 6】

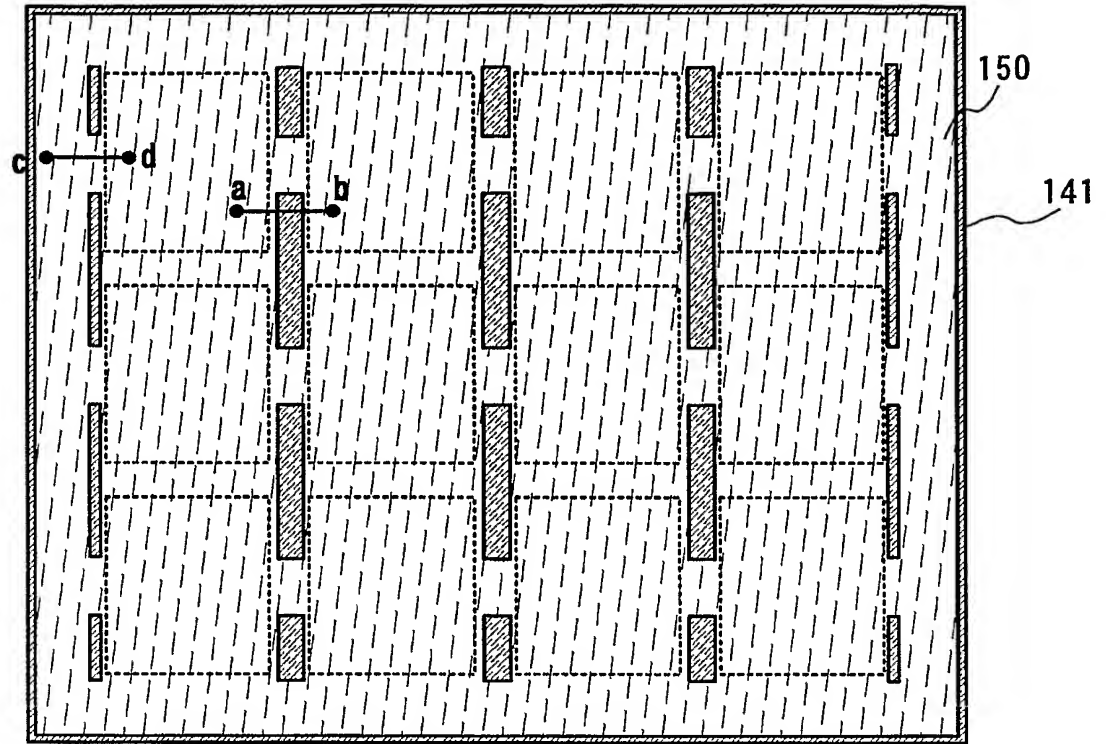


【図 7】

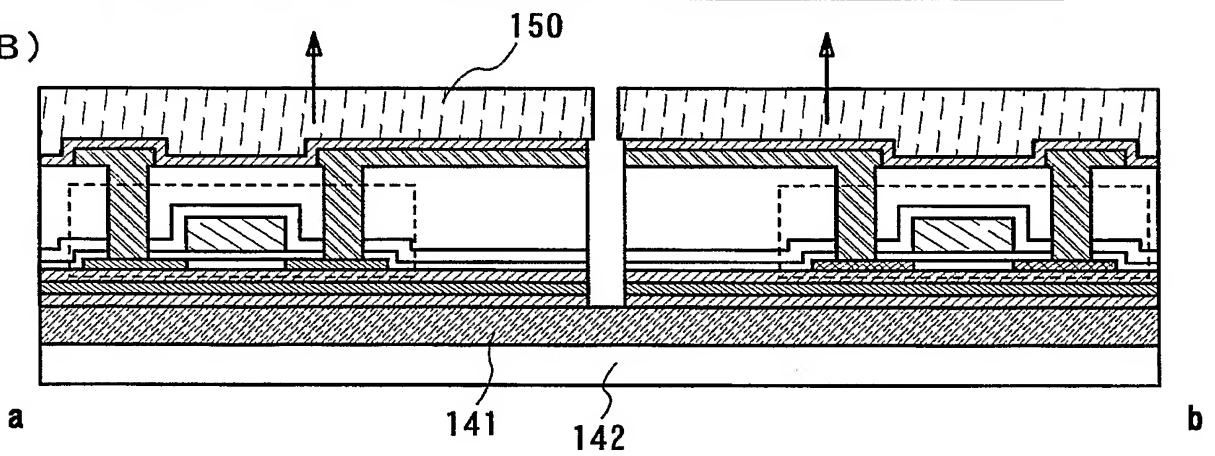


【図 8】

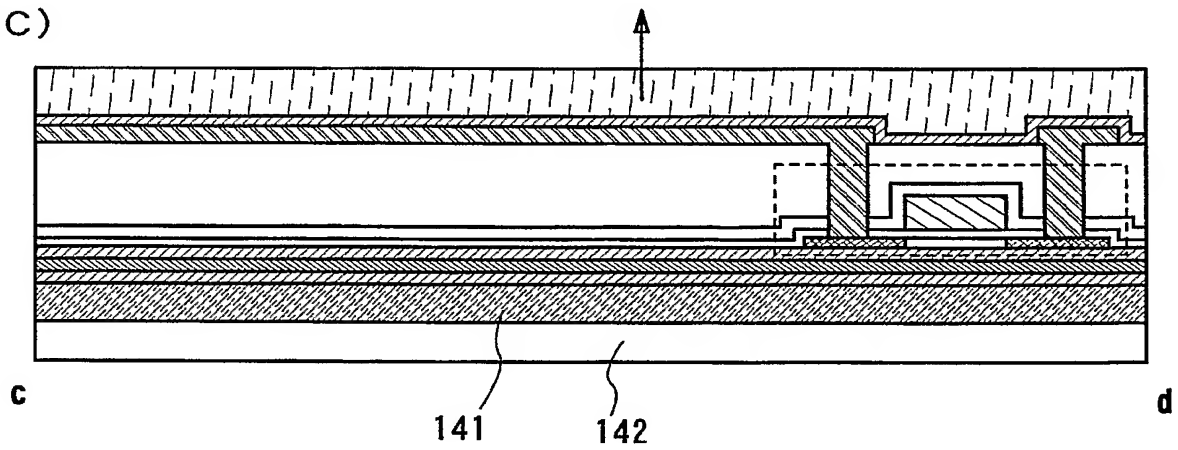
(A)



(B)

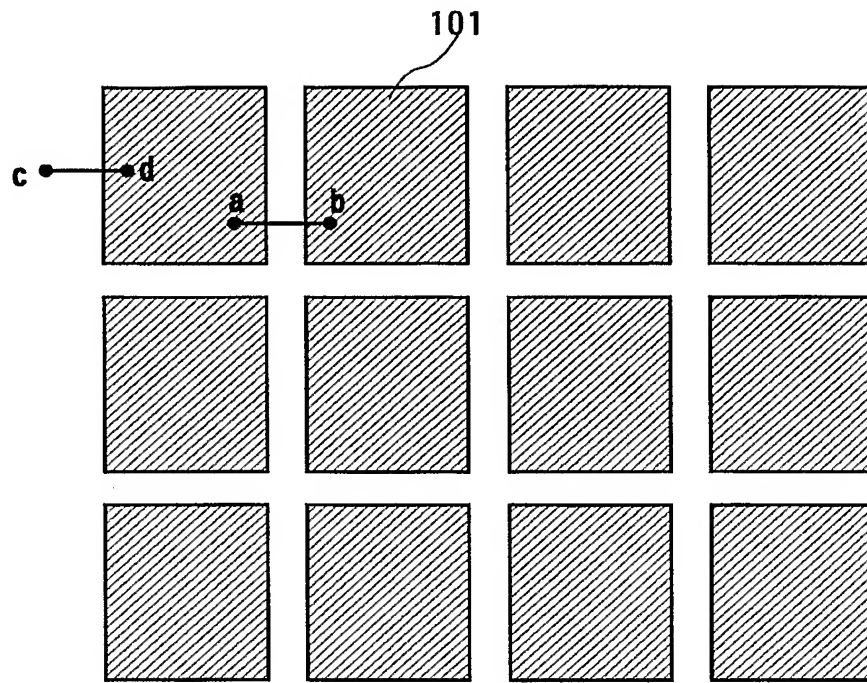


(C)

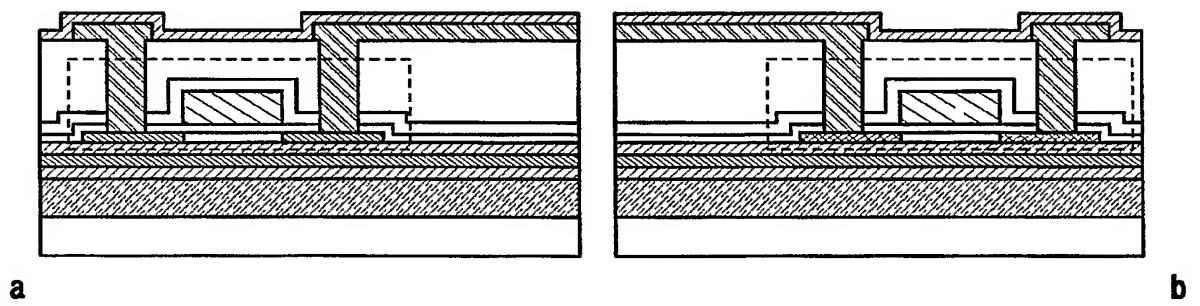


【図 9】

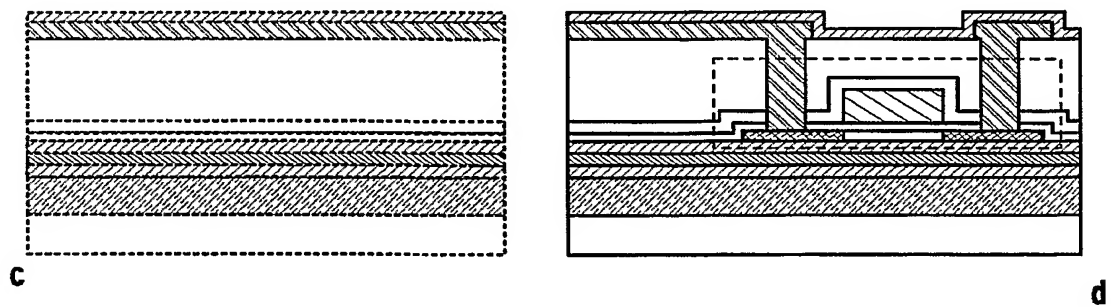
(A)



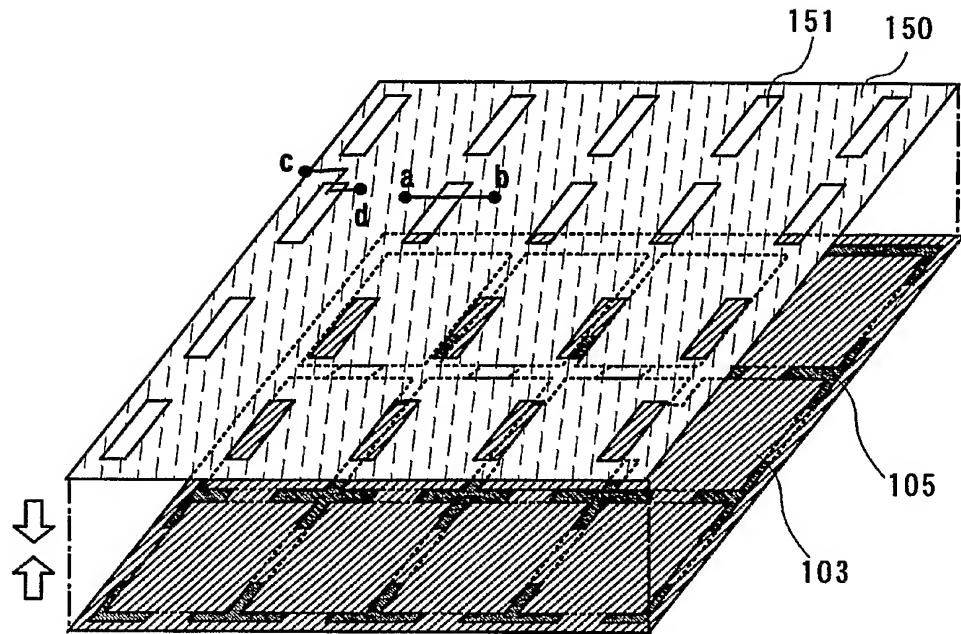
(B)



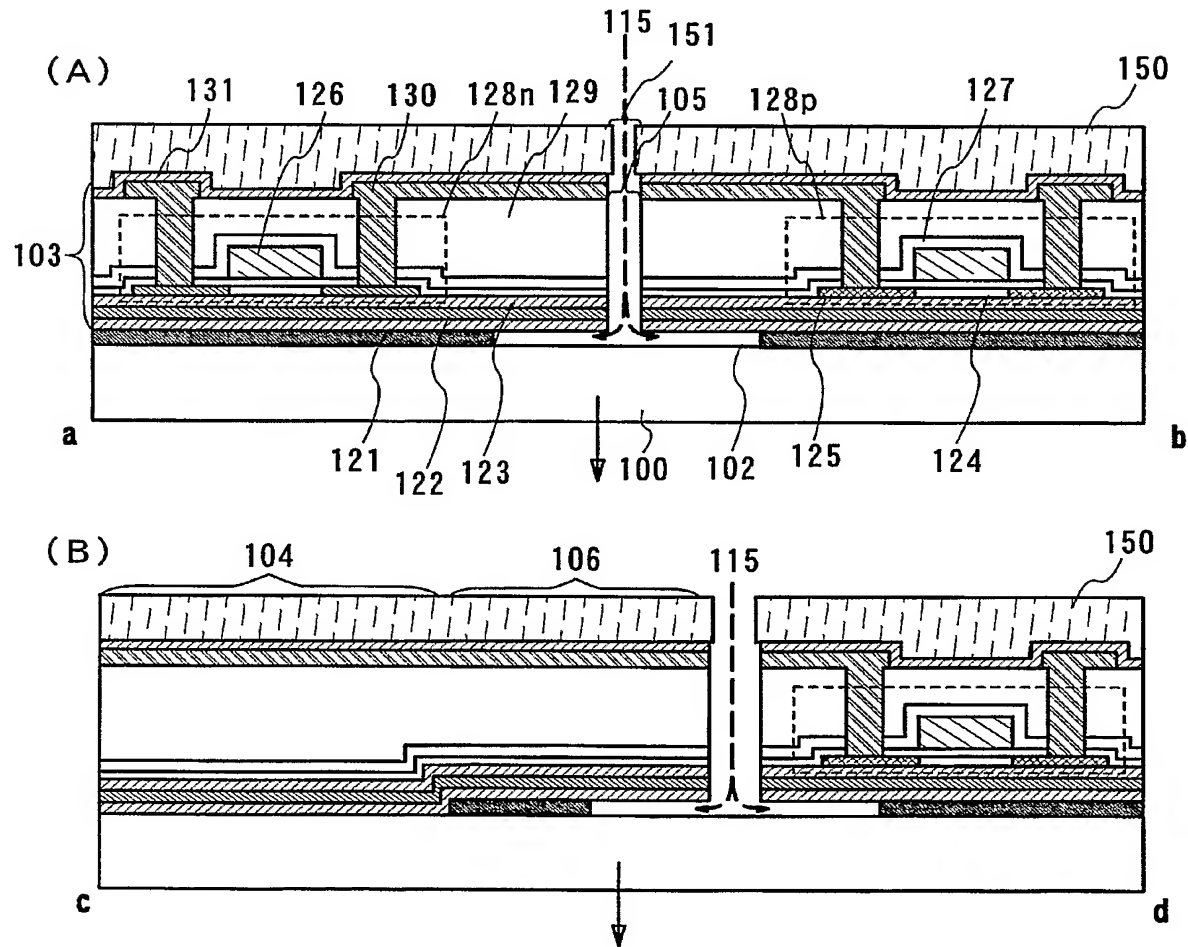
(C)



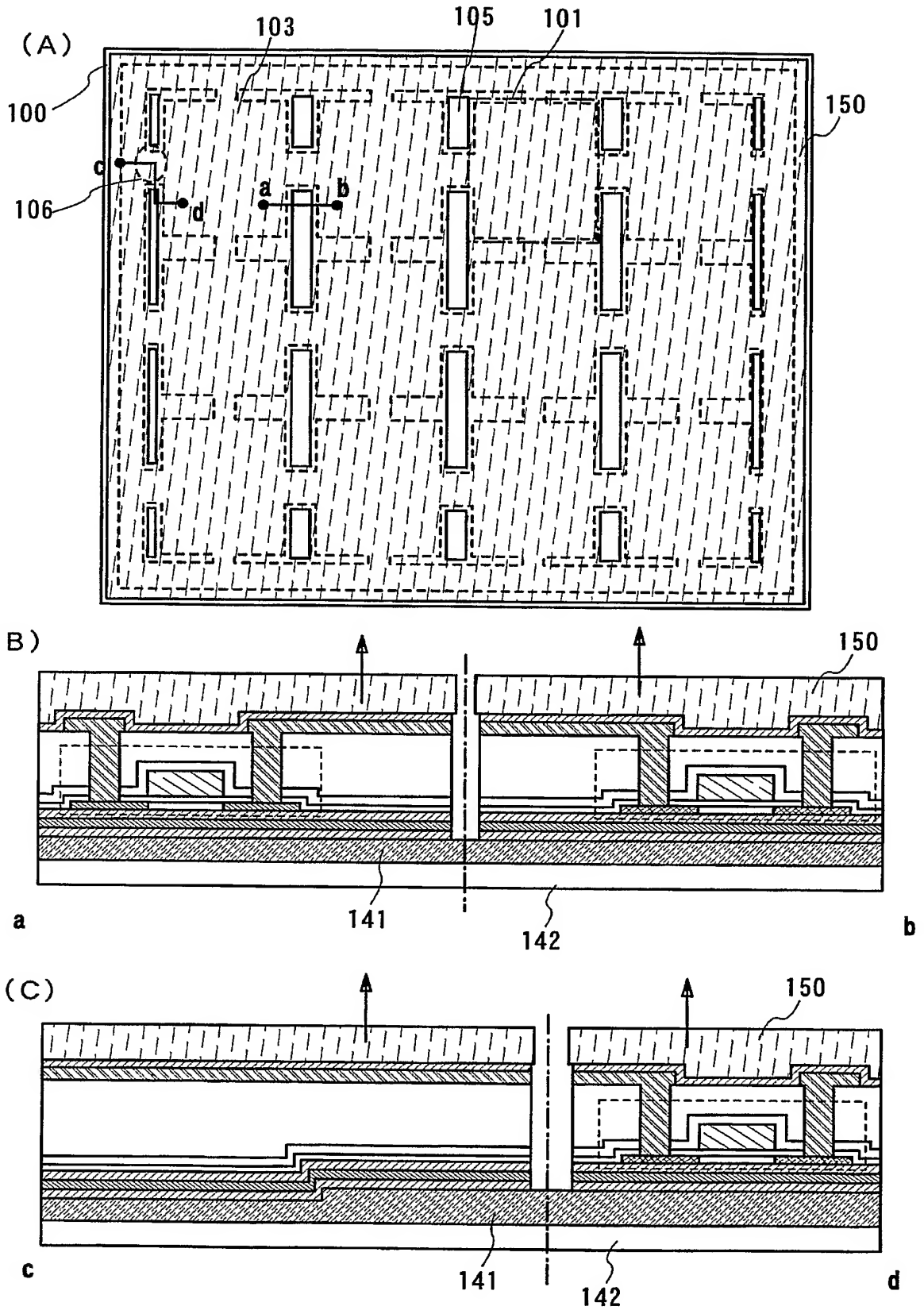
【図 10】



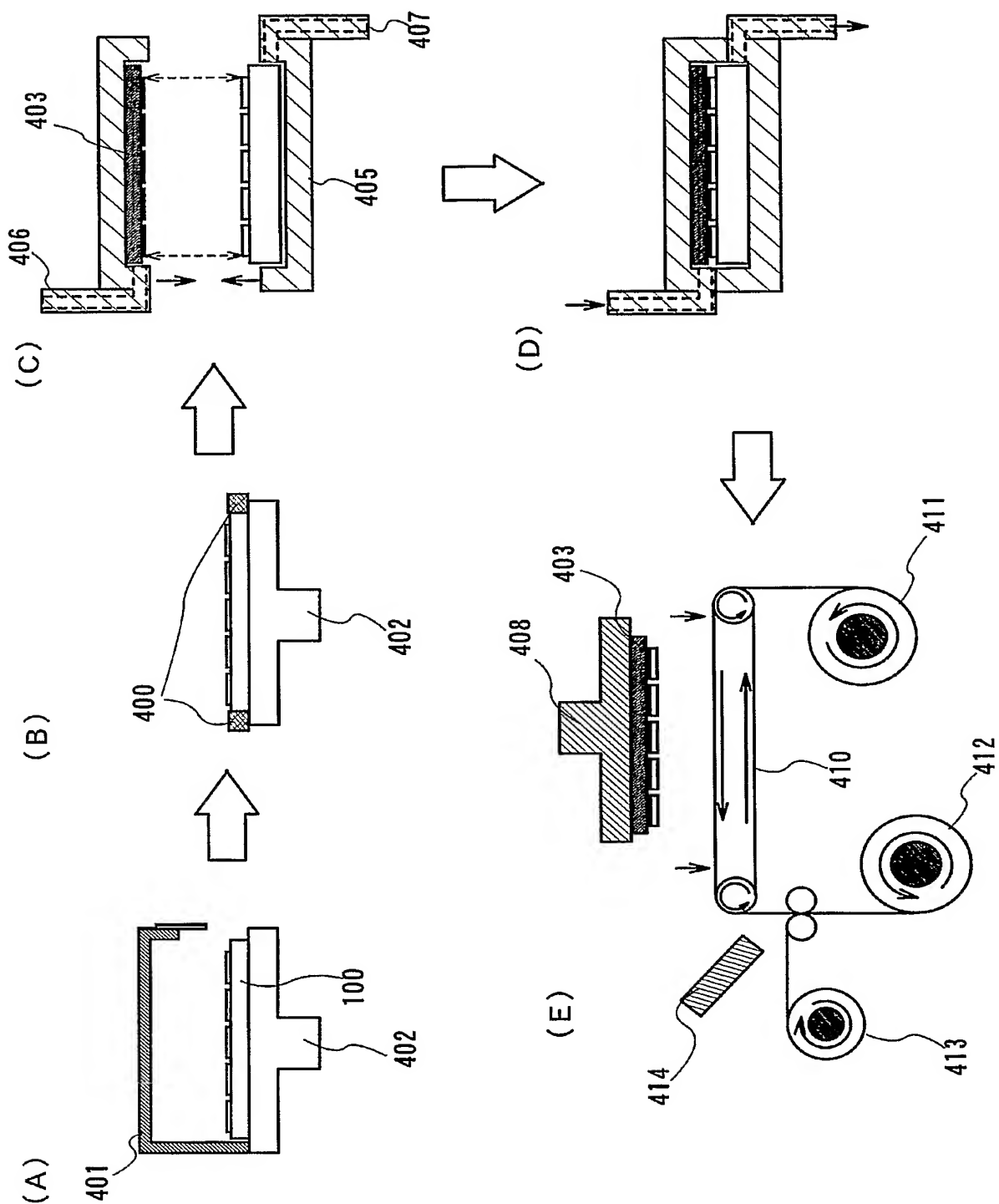
【図 11】



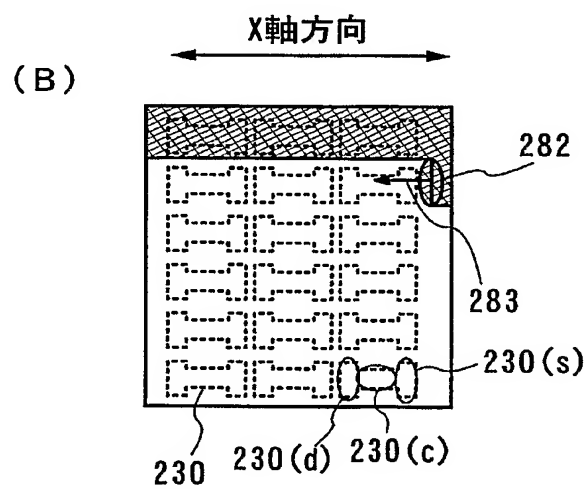
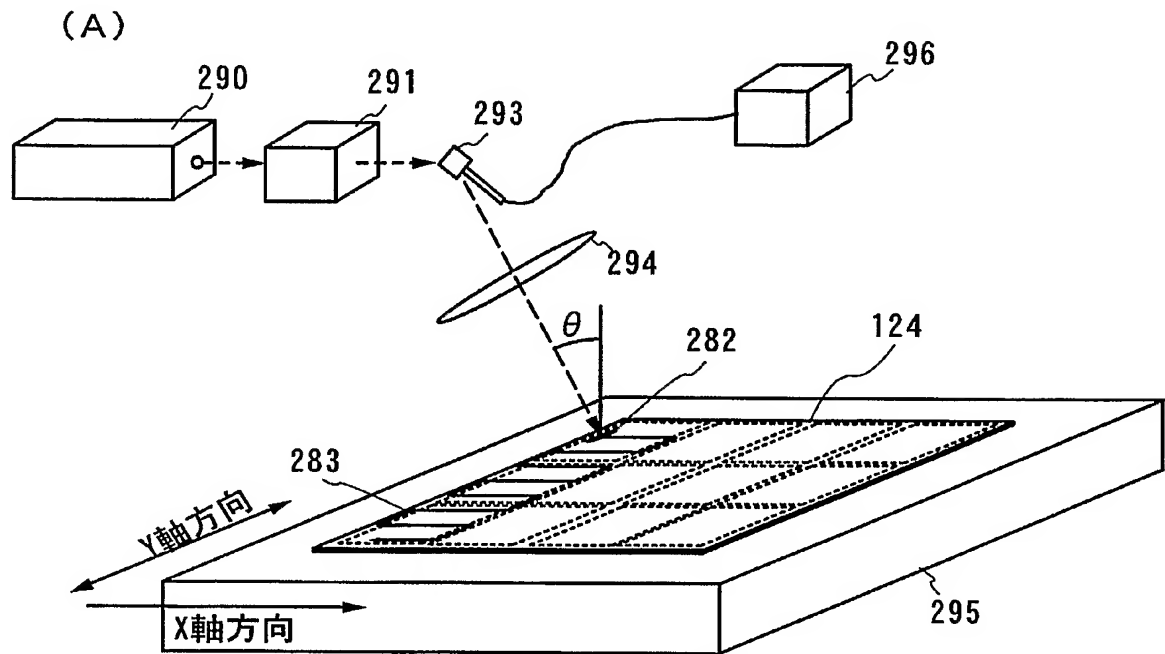
【図 12】



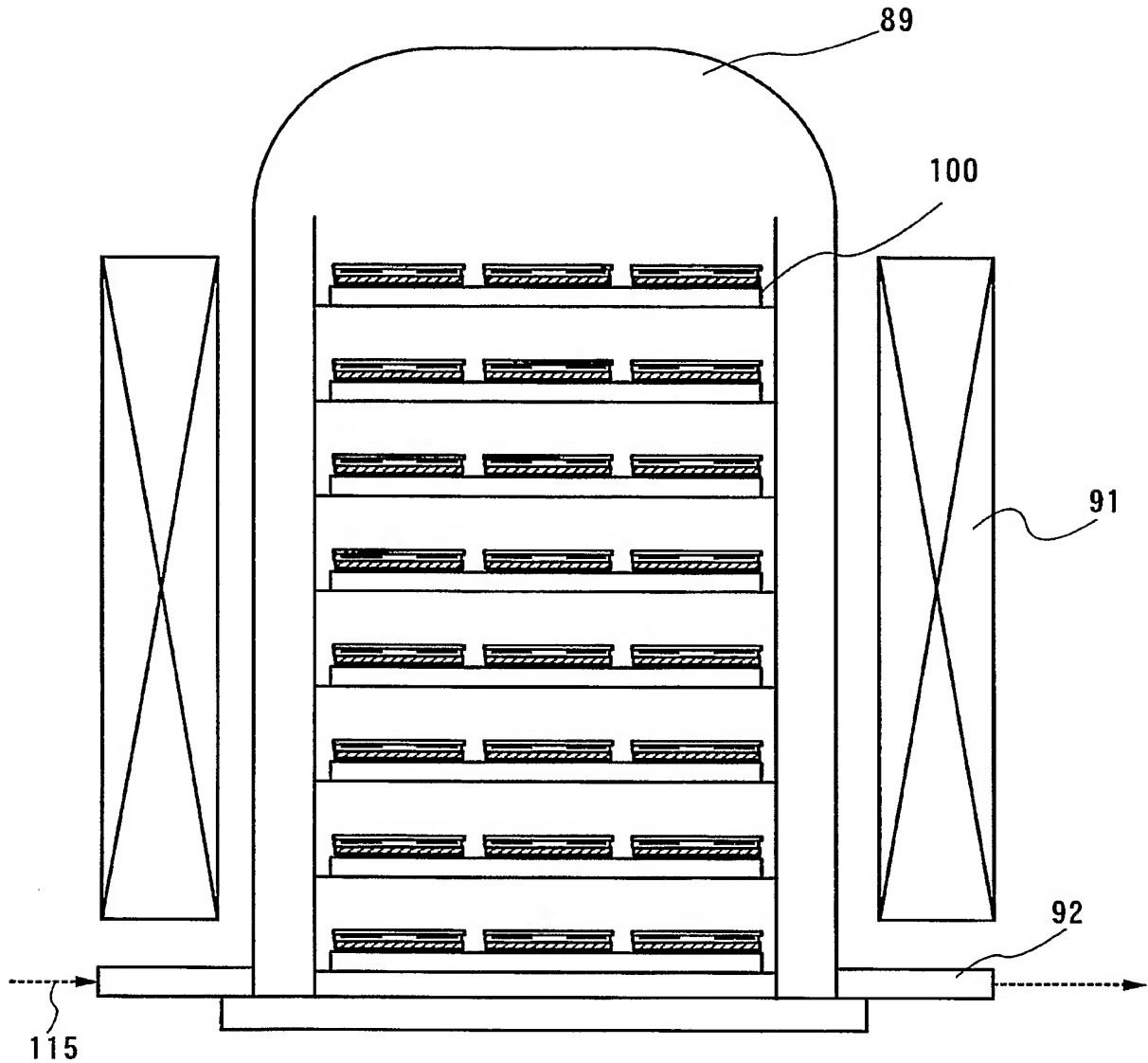
【図 13】



【図 14】



【図 15】

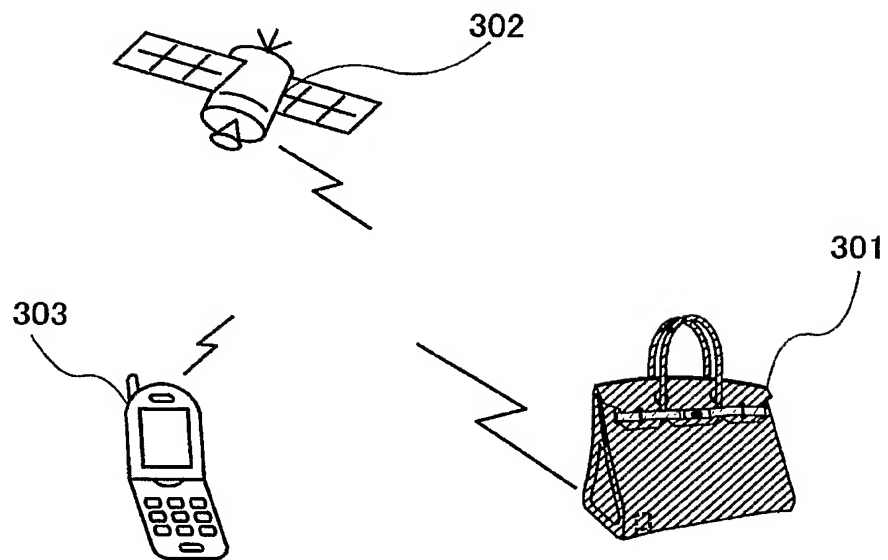


【図 16】

(A)

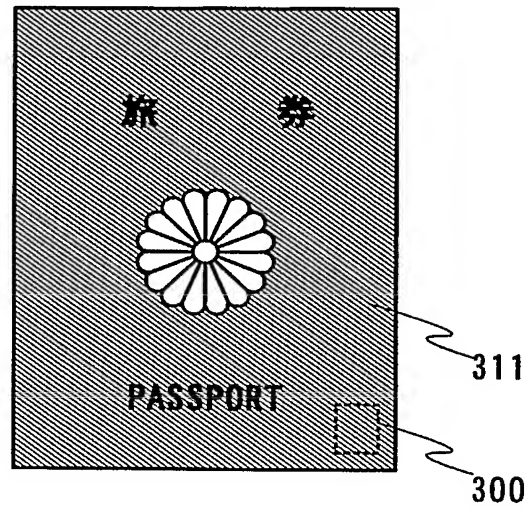


(B)



【図 17】

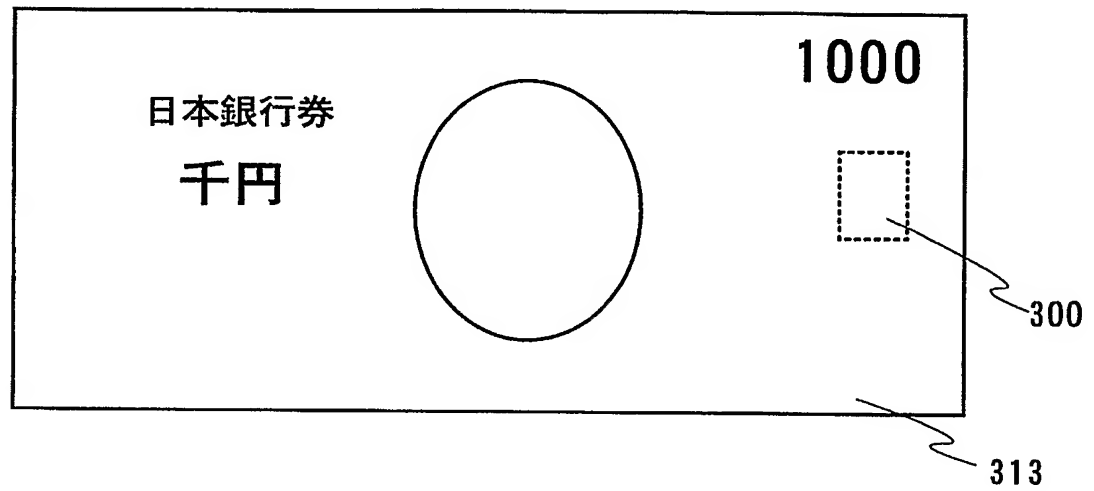
(A)



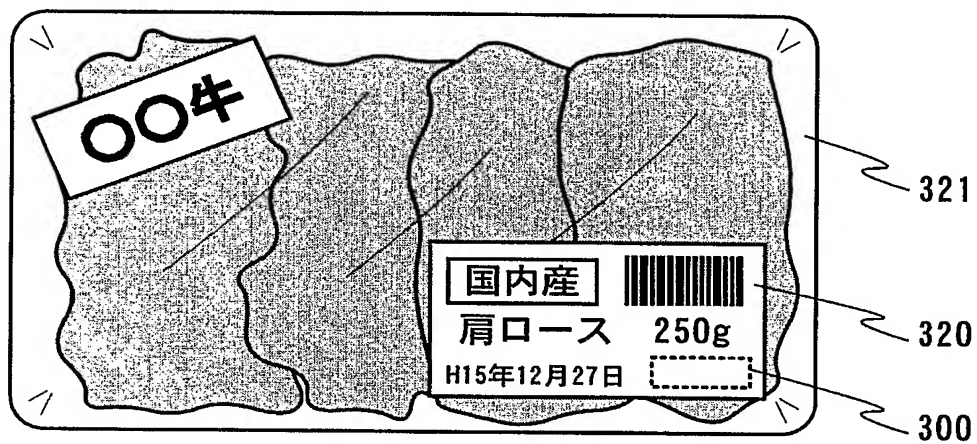
(B)

氏名	〇〇 〇〇	平成〇年〇月〇日生
本籍	神奈川県	〇〇〇
住所	東京都	〇〇〇
交付	平成〇年〇月〇日	
平成15年の誕生日まで有効		
番号 第〇〇〇〇〇号		
その他		
		公安委員会

【図 18】

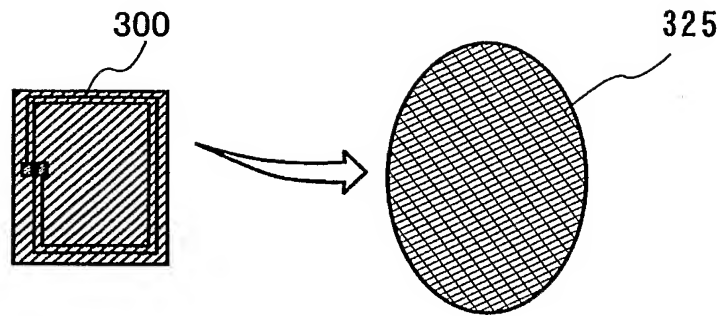


【図 19】

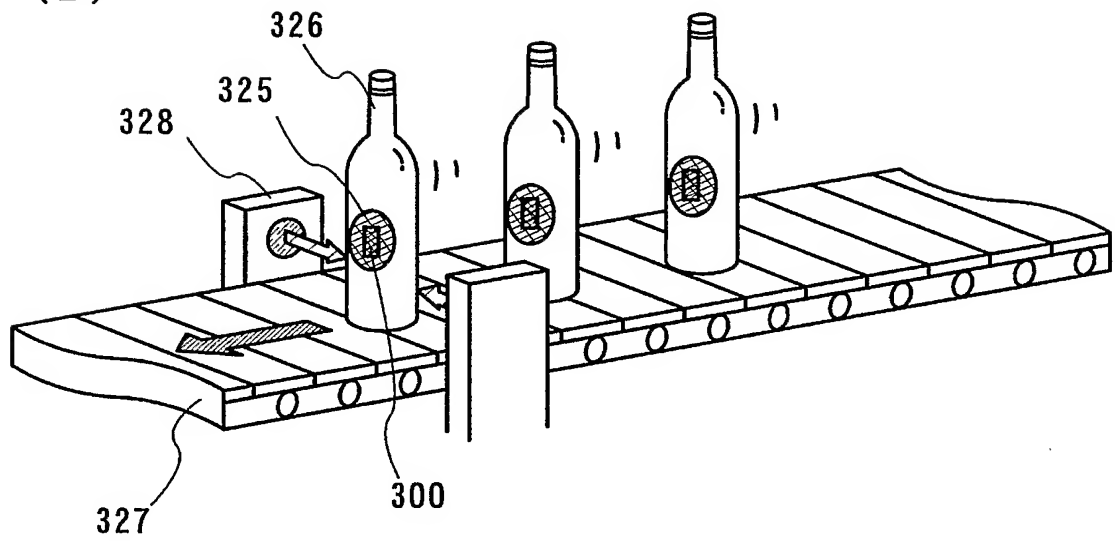


【図 20】

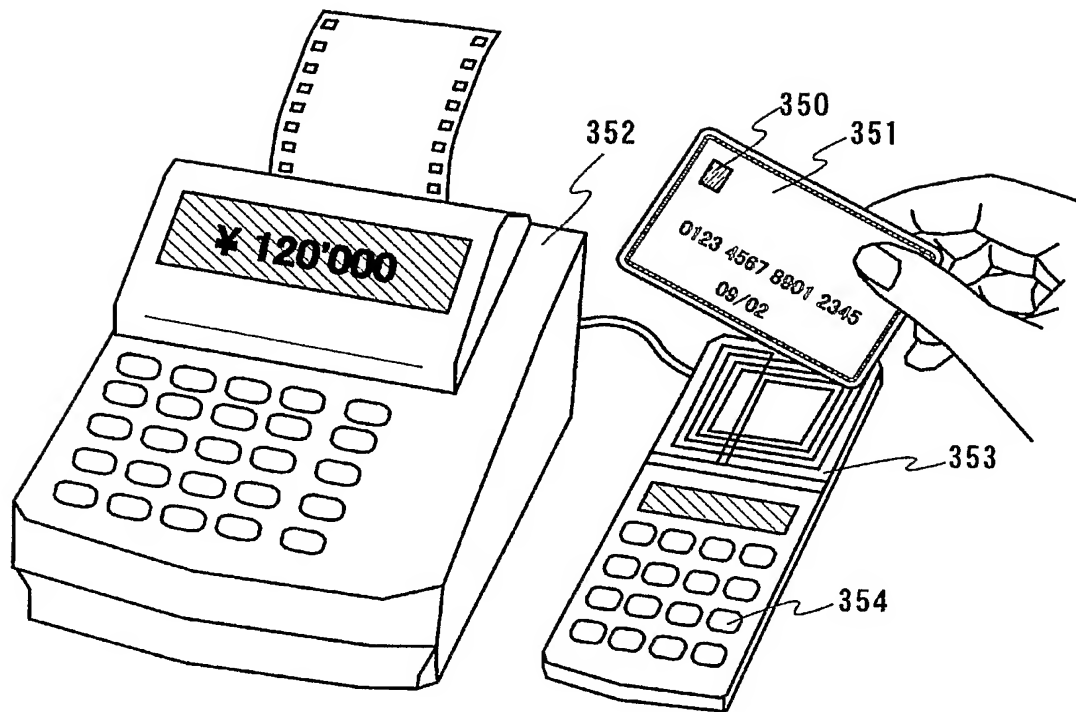
(A)



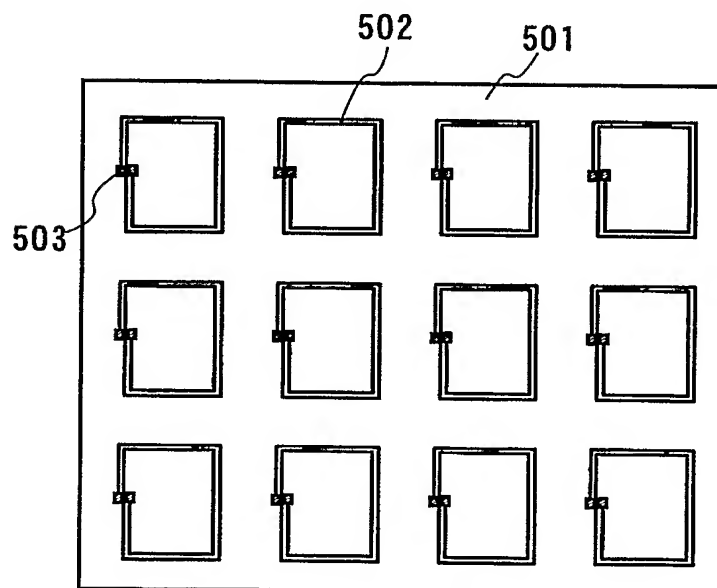
(B)



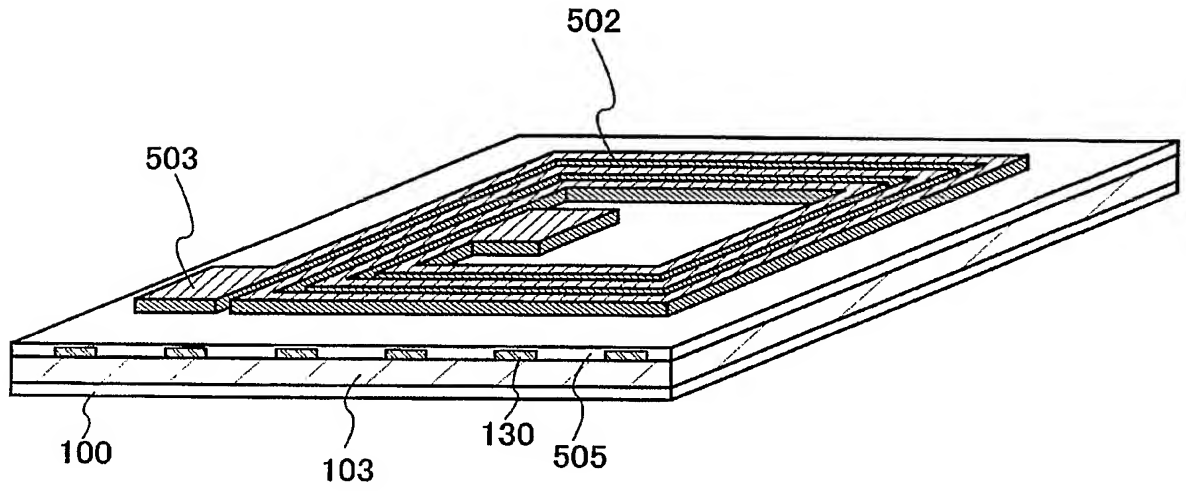
【図 21】



【図 22】



【図 23】



【書類名】要約書

【要約】

【課題】 新たな構成を有する薄膜からなる集積回路に関する剥離方法や別基体へ写す方法、所謂転写方法の提案はされていなかった。

特に薄膜集積回路は、非常に薄いため移動時に飛んでしまう恐れがあり、取り扱いが難しかった。

【解決手段】 上記課題を鑑み本発明は、基体上に剥離層を介して形成された新たな構成を有する薄膜集積回路を剥離する場合、薄膜集積回路を固定した状態で当該剥離層を除去し、接着面を備える支持基体へ薄膜集積回路を転写し、より接着性の強い接着面を備える別基体へ薄膜集積回路を転写することを特徴とする。

特願 2 0 0 4 - 0 8 3 6 6 4

出 願 人 履 歴 情 報

識別番号 [0 0 0 1 5 3 8 7 8]

1. 変更年月日	1 9 9 0 年 8 月 1 7 日
[変更理由]	新規登録
住 所	神奈川県厚木市長谷 3 9 8 番地
氏 名	株式会社半導体エネルギー研究所